n. 1 DICEMBRE 2008 - € 6,00

# profects volume 1

una raccolta di progetti con i prestigiosi microcontrollori

47/1/1 = 1

#### i microcontrollori

- ATtiny12
- ATtiny13
- ATmega8
- ATmega16
- ATmega32
- AVRMmega168
- AT90S2313

Rilevatore di gas

Orologio via radio in DCF//

**Interruttore touch** 

FAN controller

**Uso della Compact Flas**h

Una sveylia LCL

Misuratore di distanza ad ultrasuoni

Termometro multicanale

Generatore di barre PAL

Contagia

**Datalogger GPS** 

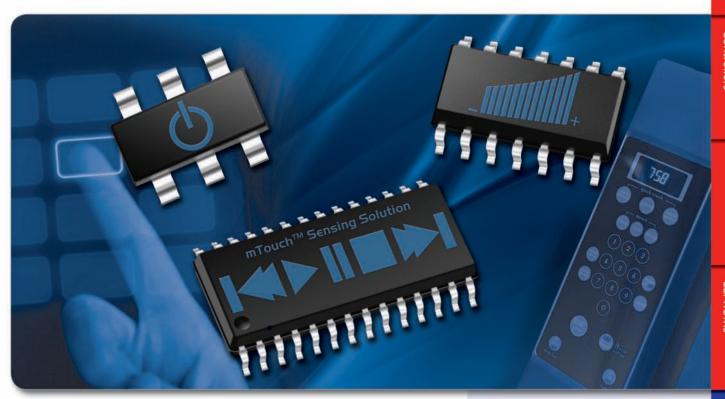
otun teq temmil bilgil

Display a testo scorrevole

\_e molii altri ancoral



# Rilevamento tattile capacitivo in una soluzione flessibile a singolo chip



Le interfacce tattili capacitive offrono un mezzo eccellente per arricchire il vostro progetto con nuove soluzioni di comando seducenti, a basso costo ed affidabili. La Sensing Solution mTouch™ di Microchip Technology comprende tutti i kit di sviluppo e tutti gli strumenti diagnostici gratuiti necessari per rendere l'implementazione semplice e rapida. Il nostro codice sorgente gratuito può essere integrato in modo ottimizzato nel firmware esistente, inserendolo così nel contesto di un unico microcontroller PIC® ed evitando il ricorso a controller aggiuntivi.

#### La Sensing Solution mTouch prevede:

- Licenza per librerie e codice sorgente GRATUITI
- Strumenti di diagnosi GRATUITI
- Integrazione con i microcontroller PIC a 8- e 16-bit
- Facilità di espansione: supporto da 6 a 100 pin
- Funzionamento a basso consumo

#### 3 SEMPLICI PASSI PER INIZIARE

- Visitate il design center mTouch Sensing Solutions al link www.microchip.com/mTouch
- Scaricate gratuitamente le librerie e il codice sorgente
- Per un periodo di tempo limitato, acquistando da www.microchipDIRECT.com e utilizzando il codice coupon EUMTOUCH, potrete risparmiare il 20% su un'ampia varietà di tool di sviluppo per rilevamento tattile



#### **Intelligent Electronics start with Microchip**



www.microchip.com/mTouch



# circuiti stampati stampati in 24 ore

garantiamo il tempo di consegna: 24 ore o i circuiti sono gratis

Potrete scegliere tra singola e doppia faccia con foro metallizzato. Con solder e serigrafie per uno stampato di alta qualità o solo piste stagnate per un prototipo a basso costo.

Prezzi a partire da\*  $\in$  14,38 (doppia faccia foro metallizzato 7,50x7,50 cm) e da  $\in$  9,13 (singola faccia 7,50x7,50 cm) per FR4 1,6 mm con rame 35  $\mu$ m, tutti comprensivi di attrezzatura.

Nessuna limitazione sul numero dei fori, sul numero degli utensili (diametri) e sul tipo di scontornatura (anche tondeggiante).

Distanza minima tra le piste e pista minima 8 mils (0,20 mm).

PREVENTIVO ANONIMO,
GRATUITO ED IMMEDIATO
con il nostro calcolatore online.





visita il nostro sito per il dettaglio delle note tecniche

## www.mdsrl.it

millennium dataware srl parco scientifico e tecnologico 15050 rivalta scrivia - tortona (al) tel. 0131 860.254 fax 0131 860157 info@mdsrl.it

\* i prezzi si intendono iva esclusa e calcolati sul singolo pezzo - ordine minimo 2 pezzi



14

#### Dimmer per moto

Con questo circuito potrete controllare la luminosità di una o due lampade a 6/12V. Un gadget ideale per la vostra moto.

16

#### **Gestione memorie Compact Flash**

Ecco un semplice schema e le relative routine software per gestire una memoria CF con un AT90S2313.

18

#### **Orologio DCF77 con LCD**

Questo progetto impiega un ricevitore per ricevere il segnale orario dalla stazione tedesca DCF77 e lo visualizza su un display LCD alfanumerico HD44780 compatibile.

20

#### FAN controller

Il modo più semplice per variare la velocità di rotazione di una ventola in funzione della temperatura.

22

#### **GAS** detector

Un rilevatore di gas ad allarme acustico.

26

#### GPS datalogger

Un circuito in grado di memorizzare le coordinate geografiche ricevute da un GPS per poi renderle disponibili su un PC attraverso una connessione RS232.

30

#### Termometro multicanale

Un circuito in grado di monitorare la temperatura in punti diversi impiegando fino a 16 sensori one-wire DS1820.

38

#### Generatore di barre video

Con un AT90S2313 e pochi altri componenti aggiuntivi potrete realizzare questo semplicissimo generatore di barre video in standard PAL.

42

#### Contagiri

Ecco un circuito per realizzare un contagiri elettronico basato su un sensore ad infrarossi.

44

#### Sveglia con LCD grafico

Un orologio realizzato con un ATmega32 ed un display LCD grafico. La particolarità? La gestione intelligente della retroilluminazione del display.

48

#### Testo scorrevole

Con questo semplice progetto potrete visualizzare dei testi scorrevoli su una matrice di LED 15x7.

50

#### **Touch Switch**

Un interruttore tattile il cui funzionamento è basato sui tempi di carica e scarica di un condensatore autocostruito.

52

#### Metro ad ultrasuoni

Un interessante progetto per la misurazione delle distanze sfruttando l'eco di un emettitore ad ultrasuoni.

54

#### Monitor per batterie

Questo circuito effettua la scarica di una batteria monitorando tutti i parametri in modo da ricostruire la curva caratteristica e la resistenza interna.

56

#### Lampada da campeggio a LED

una modifica ad una lampada da campeggio commerciale per sostituire la lampada ad incandescenza con una più efficiente a LED della quale è possibile variare anche il grado di luminosità.

62

#### **AVR** touchscreen

Gestire un display grafico touchscreen con un ATmega16. L'hardware ed il software.

#### **EXTRA** info

#### 6 Sviluppare con gli AVR

Una guida allo sviluppo di applicazioni con i microcontrollori AVR destinata ai principianti e a tutti coloro che si avvicinano per la prima volta al mondo dei microcontrollori Atmel.

#### 34 AVR Instruction set

Il set completo di istruzioni assembler per i microcontrollori AVR.

#### 40 AVR pinout

Le pedinature dei microcontrollori AVR utilizzati in questo volume.



cura di MAURIZIO DEL CORSO

#### indice

#### per AVR

#### AT90S2313

GESTIONE MEMORIE
COMPACT FLASH

pag. 16

**GENERATORE** 

DI BARRE VIDEO

pag. 38

CONTAGIRI

pag. 42

METRO AD ULTRASUONI

pag. 52

#### ATmega128

**GPS DATALOGGER** 

pag. 26

#### ATmega16

**AVR TOUCHSCREEN** 

pag. 62

#### ATmega 168

TERMOMETRO MULTICANALE

pag. 30

#### ATmega8

**SVEGLIA CON LCD GRAFICO** 

pag. 44

**DIMMER PER MOTO** 

pag. 14

GAS DETECTOR

pag. 22

TESTO SCORREVOLE

pag. 48

#### ATmega88

MONITOR PER BATTERIE

pag. 54

#### ATtiny12

OROLOGIO DCF77 CON LCD

pag. 18

#### ATtiny13

**TOUCH SWITCH** 

pag. 50

#### ATtiny15

**FAN CONTROLLER** 

pag. 20

LAMPADA DA CAMPEGGIO

A LED

pag. 56

#### indice

#### per compilatore

#### **AVR Assembler**

METRO AD ULTRASUONI

pag. 52

**OROLOGIO DCF77 CON LCD** 

pag. 18

**LAMPADA DA CAMPEGGIO** 

A LED

pag. 56

#### **AVR Studio 4**

GESTIONE MEMORIE

**COMPACT FLASH** 

pag. 16

GENERATORE

**DI BARRE VIDEO** 

pag. 38

**TERMOMETRO** 

MULTICANALE

pag. 30

**TOUCH SWITCH** 

pag. 50

**FAN CONTROLLER** 

pag. 20

#### **Bascom AVR**

MONITOR PER BATTERIE

pag. 54

#### **Codevision**

CONTAGIRI

pag. 42

**GAS DETECTOR** 

pag. 22

**TESTO SCORREVOLE** 

pag. 48

#### **MikroC AVR**

AVR TOUCHSCREEN

pag. 62

#### **WinAVR**

**GPS DATALOGGER** 

pag. 26

**SVEGLIA CON LCD GRAFICO** 

pag. 44

DIMMER PER MOTO

pag. 14

### **A∨**R per tutti

Dopo il successo dei due fascicoli speciali dedicati ai progetti con i PIC abbiamo deciso di dedicare spazio ai microcontrollori AVR spinti anche dalle numerose richieste pervenuteci in redazione. Ecco dunque il primo volume di "AVR Projects", una raccolta di progetti tutti rigorosamente basati sui microcontrollori Atmel. E se non siete esperti di AVR non disperate! Nelle pagine di "AVR projects" troverete anche un tutorial per iniziare a sviluppare con questi micro, le pedinature dei micro utilizzati ed il set completo di istruzioni assembly comuni a tutti gli AVR. Non vi resta che dilettarvi nella realizzazione dei progetti e nella loro personalizzazione grazie anche alla disponibilità dei file sorgente che sono scaricabili gratuitamente dal sito www.farelettronica.com/avr.

#### Elenco inserzionisti

Atmel Italia pag. IV cop. Via Grosio, 18/8-20151 Milano Tel. 02 380371 www.atmel.

Elettroshop pag. 47

VIA CADORNA, 27 20032 CORMANO (MI) TEL. 02 66504794 WWW.ELETTROSHOP.COM

Euro Circuits pag. 21

Tel. 02 49455804 www.eurocircuits.it

Futura Elettronica pag. 19

Via Adige, 11 21013 Gallarate (VA) Tel. 0331 792287 www.futuranet.it **Microchip Italia** pag. Il cop. Via S. Quasimodo, 12-20025 Legnano (MI) Tel. 0331 7426110 www.microchip.com

MikroElektronica pag. III cop. Visegradska, 1A-11000 Belgrade Tel. +381 11 3628830 www.mikroe.com

Millennium Dataware pag. 3

Corso Repubblica 48 15057 Tortona (AL) Tel. 0131 860254 www.mdsrl.it

PCB Pool pag. 65

Bay 98-99 Shannon Free Zone Shannon - County Clare Tel. 02 64672645 www.pcb-pool.com



## SVILUPPARE CON GLI

Una guida
allo sviluppo
di applicazioni
con i microcontrollori
AVR destinata
ai principianti
e a tutti coloro
che si avvicinano
per la prima volta
al mondo
dei microcontrollori
Atmel



I compito più difficile iniziando lo sviluppo con nuovi microcontrollori, sembra essere quello di procurarsi le informazioni e la documentazione necessarie per riuscire a far funzionare un primo programma per AVR. In questo tutorial introduttivo si assume che non abbiate alcuna conoscenza dell'architettura o del set d'istruzioni degli AVR. Tutto ciò di cui avrete bisogno per completare il tutorial è un PC dotato di sistema operativo Windows e una buona dose di pazienza.

#### Gli strumenti necessari

Facciamo una partenza facilitata scaricando i file di cui avremo bisogno nel seguito. Per prima cosa dovreste scaricare i file dell'esempio da www.farelettronica.com/avr in modo da averli a disposizione quando necessario. Scaricate i file in una directory temporanea (ad es. C:\Temp). Abbiamo ora bisogno dell'ambiente di sviluppo AVR studio che potrete scaricare dal sito www.atmel.com/avr. AVR studio comprende un editor ed un simulatore che useremo per scrivere il nostro codice e per vedere come viene eseguito da un dispositivo AVR. Il micro utilizzato

in questo tutorial è l'AT90S8515 un dispositivo particolarmente adatto per iniziare con gli AVR.

Per adesso non preoccupatevi riguardo ai differenti tipi di micro AVR. Vedrete che sono molto simili fra loro, e una volta imparato ad usarne uno (come l'8515) sarete in grado di usare qualsiasi altro AVR senza problemi. Il datasheet ed il set di istruzioni sono disponibili per il dawnload su www.farelettronica.com/avr.

#### Installazione di AVR Studio 4

Per gli utenti di Windows NT/2000/XP è necessario connettersi con diritti di amministratore per poter installare con successo AVR Studio. Una volta scaricati i file di AVR studio, iniziate l'installazione facendo doppio click sul file AVRSTUDIO.EXE. Si tratta di un file autoestraente: vi verrà quindi chiesto dove volete estrarre i file. Il percorso di default punta al vostro folder temporaneo di default, che potrebbe essere ben "nascosto" nel vostro hard disk, così assicuratevi di ricordarvelo, o scegliete un nuovo percorso nel quale estrarre i file (ad es. c:\temp). Una volta che i file sono stati estratti, apri-



Figura 1: la finestra di avvio di AVR Studio4.



te la directory temporanea, e fate doppio click sul file SETUP.EXE. Proseguite con l'installazione, utilizzando il path d'installazione di default. NB: potete usare un altro percorso, ma questo tutorial prevede che abbiate installato AVR Studio nel percorso di default. Questo è tutto. Adesso avete installato tutto il software di cui avete bisogno per scrivere codice ed eseguire programmi per tutti i dispositivi AVR disponibili! Conservate il Datasheet e l'Instruction Set Manual in un posto da possiate ricordare.

#### Introduzione agli AVR

I microcontrollori AVR sono suddivisi i tre gruppi:

- 1. tinyAVR
- 2. AVR (Classic AVR)
- 3. mega AVR

La differenza tra questi dispositivi consiste nelle diverse caratteristiche disponibili. I tinyAVR sono di solito dispositivi con meno pin ed una dotazione ridotta se confrontati con i megaAVR. Tutti i dispositivi AVR possiedono lo stesso set d'istruzioni e la stessa organizzazione della memoria, così da facilitare la migrazione da un dispositivo AVR all'altro. Alcuni AVR comprendono SRAM, EEPROM, un'interfaccia per SRAM esterna, convertitori Analogico/Digitale, moltiplicatore hardware, UART, USART e così via. Se prendete un tinyAVR ed un mega-AVR e togliete tutti i moduli periferici, rimarrete con il solo Core AVR. Questo Core è lo stesso per tutti i dispositivi AVR. La morale è che le denominazioni tinyAVR, AVR (Classic AVR) e megaAVR non indicano diverse performance, ma sono più un'indicazione della "complessità" del dispositivo: moltissime dotazioni per i megaAVR, un insieme ridotto per i tinyAVR. Gli AVR (Classic AVR) sono in qualche modo una via di mezzo, mentre le distinzioni tra i vari gruppi diventano sempre più vaghe. Così se per il vostro progetto avete un budget limitato dovreste scegliere un AVR che comprenda le sole dotazioni di cui avete bisogno, altrimenti potrete optare per il

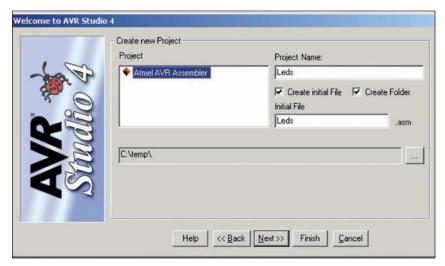


Figura 2: configurazione delle Impostazioni del Progetto.

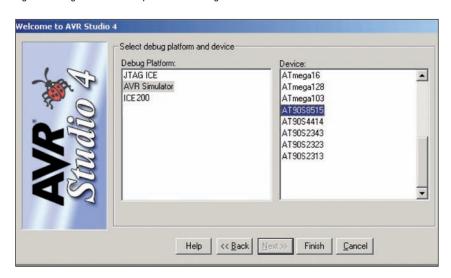


Figura 3: elezione della Piattaforma di Debug.

modello più grande possibile in modo da non avere alcuna limitazione.

Sebbene sia pienamente possibile imparare a programmare gli AVR con la sola lettura del datasheet, questo è un approccio complesso e lento. In questo tutorial useremo un approccio facile e veloce, che consiste in:

- Trovare del codice già scritto e funzionante.
- Capire come funziona tale codice
- Modificarlo per adattarlo ai nostri scopi.

#### Leggere i Datasheet degli AVR

È facile impaurirsi dando uno sguardo ai Datasheet degli AVR. Ad esempio, il datasheet degli ATmega128(L) è lungo circa 350 pagine, e leggerlo dall'inizio alla fine-riuscendo a ricordarne il contenuto-è un compito notevole. Fortunatamente non si presuppone che facciate né l'una né l'altra cosa. I datasheet sono dei documenti tecnici completi che dovreste usare come riferimento nel momento in cui foste in dubbio su come funziona una data periferica o caratteristica. Quando aprite un datasheet AVR potete notare che può essere suddiviso nei gruppi seguenti:

- **1.** La prima pagina contenente le informazioni principali e l'elenco delle caratteristiche.
- **2.** Panoramica delle caratteristiche (Architectural Overview).
- **3.** Descrizione delle Periferiche.
- 4. Programmazione della Memoria.

## AVR PROJECTS

```
LISTATO 1 - SAMPLECODE.ASM
:My Very First AVR Project
.include "8515def.inc"
                             ;Include il file di definizione dell'8515
.def Temp = R16
                             ;Assegna al Registro R16 il nome Temp
.org 0x0000
                             ;Il codice seguente viene posto a partire dalla
                             ;locazione 0x0000
   rjmp RESET
                             ;Salta (relative Jump) all'etichetta RESET
RESET:
                      ;Etichetta Reset
                             ;Copia 255 in R16 (abbiamo definito
   ldi Temp, 0xFF
                             ;R16 = Temp)
                             ;Copia questo valore nel registro Data
   out DDRB, Temp
                             ;direction di PORTB
                             ;Etichetta Loop
Loop:
   out PORTB, Temp
                      ;Pone alti tutti i bit (255 decimale) di PORTB
                             ;Decrementa R16 (Temp)
   dec Temp
                      ;Salta all'etichetta Loop
   rjmp Loop
```

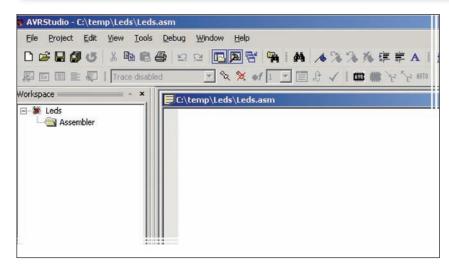


Figura 4: la vostra prima linea di codice.

- 5. Caratteristiche.
- 6. Sommario dei Registri.
- **7.** Sommario del Set d'Istruzioni (Instruction Set Summary).
- 8. Informazioni sui package.

Ciò è decisamente comodo. Quando avrete familiarizzato con l'uso del datasheet dell'AT90S8515, migrare ad un altro datasheet sarà un gioco da ragazzi.

Dopo aver completato questo tutorial dovreste spendere un po' di tempo per leggere le sezioni dell'Architectural Overview dei datasheet (poste all'inizio dei datasheets). Queste sezioni contengono un sacco di informazioni utili sulle memorie degli AVR, sui modi d'indirizzamento ed altre utili in-

formazioni. Un'altra pagina utile da vedere è il sommario del set d'istruzioni. Si tratta di un riferimento che vi farà comodo quando inizierete a sviluppare del codice vostro. Se poi volete informazioni approfondite su un'istruzione, potete semplicemente cercarla nell'Instruction Set Manual che avete scaricato in precedenza! OK! Ora avete installato il software, possedete una vaga conoscenza dei diversi tipi di AVR, e sapete che esistono un sacco di informazioni nel datasheet di cui non sapete ancora assolutamente nulla! Bene, ora è venuto il momento di cominciare a sviluppare!

#### **Usare AVR Studio 4**

#### Passo 1:

Creazione di un nuovo Progetto Lanciate AVR Studio lanciando AVR Studio 4 da [start] I [Programmi] I [Atmel AVR Tools]. AVR Studio si avvierà, presentando la finestra di dialogo mostrata in **figura 1**.

#### Passo 2:

Configurazione delle Impostazioni del Progetto

A questo punto si impostano il tipo di progetto e si scelgono i nomi dei file e le directory dove devono essere memorizzati (figura 2).

Questo è realizzato in quattro passi:

- **1.** Cliccare su 1 per indicare che volete creare un programma in Assembly.
- **2.** Il nome del progetto può essere un nome qualsiasi, ma "Leds" è indicativo di quello che farà il nostro programma.
- **3.** Specificare se AVR Studio deve creare un file assembly automaticamente. È quello che vogliamo. Il nome del file può essere uno qualsiasi, ma usate "Leds" per rimanere compatibili con questo tutorial!
- **4.** Selezionate il percorso dove volete memorizzare i vostri file.
- **5.** Verificate ogni cosa ancora una volta, ed accertatevi che entrambe le caselle siano spuntate. Una volta soddisfatti, premete il bottone "Next >>".

#### Passo 3:

Selezione della Piattaforma di Debug Il software AVR Studio 4 può essere usato come front-end per una vasta gamma di tool di debug. AVR Studio supporta una vasta gamma di tool per l'emulazione ed il debug.

Dato che ancora non abbiamo acquistato nessuno di questi, useremo il simulatore incorporato.

Selezioniamo il dispositivo AT90S8515. Verifichiamo le nostre impostazioni ancora una volta, quindi premiamo "Finish" per creare il progetto ed andare al file assembly.

#### Passo 4:

Scrivere la vostra prima linea di codice AVR Studio partirà ed aprirà un file vuoto denominato Leds.asm. Daremo uno sguardo più da vicino alla GUI di AVR Studio più avanti. Per adesso notate che Leds.asm non è elencato nel folder "Assembler " nella colonna di sinistra. Ciò perché il file non è ancora stato salvato. Scrivete questa riga: "; My Very First AVR Project" come mostrato nella **figura 4**. Il punto e virgola ';' indica che il resto della riga deve essere considerato un commento dall'assembler.

Per salvare la riga premette <CTRL> - S o selezionate [Save] dal menu [File]. Il file Leds.asm comparirà allora

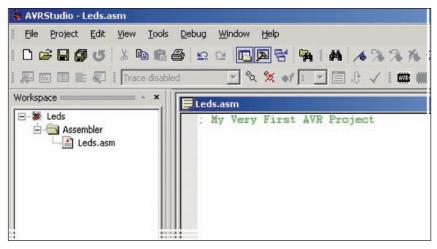


Figura 5: il file leds.asm è stato salvato.

nella colonna di sinistra come mostrato in **figura 5**.

#### La GUI di AVR Studio 4

Diamo uno sguardo più da vicino alla Graphical User Interface (GUI) di AVR Studio riportata in **figura 6**. Come potete vedere, abbiamo suddiviso la GUI in 6 sezioni. AVR Studio 4 è dotato di un sistema di help per AVR Studio, per cui spiegheremo semplicemente la struttura generale di AVR Studio 4 riferendo dove potete trovare informazioni approfondite tramite l'help on-line di AVR Studio.

**1.** La prima riga è il "menu". Qui troverete i menu standard di windows co-

me save e load file, Cut & Paste, ed altri menu specifici di AVR Studio, come Emulation options ed altro.

- **2.** Le righe successive sono delle Toolbar, che rappresentano delle scorciatoie per le funzioni più comuni. Queste funzioni possono servire per salvare file, aprire nuove finestre, settare breakpoint e così via.
- **3.** Il Workspace contiene delle informazioni sui file del vostro progetto, la vista IO, ed informazioni riguardanti il dispositivo AVR prescelto.
- **4.** Questa è la finestra dell'editor. Qui potete scrivere il vostro codice assembly. È anche possibile integrare in AVR Studio un compilatore C, ma questo è argomento per utenti più avanzati.

```
LISTATO 2 - CODICE D'ESEMPIO
; My Very First AVR Project
.include "8515def.inc"
                             ;Include il file di definizione dell'8515
.def Temp = R16
                             ;Assegna al Registro R16 il nome Temp
.org 0x0000
                             ;Il codice seguente viene posto a partire dalla
                            ;locazione 0x0000
   rjmp RESET
                             ;Salta (relative Jump) all'etichetta RESET
RESET:
                      ;Etichetta Reset
   ldi Temp, 0xFF
                             ;Copia 255 in R16 (abbiamo definito
                            ;R16 = Temp)
   out DDRB, Temp
                             ;Copia questo valore nel registro Data
                            ;direction di PORTB
Loop:
                             ;Etichetta Loop
                    ; Pone alti tutti i bit (255 decimale) di PORTB
   out PORTB, Temp
   dec Temp
                            ;Decrementa R16 (Temp)
                     ;Salta all'etichetta Loop
   good amir
; My Very First AVR Project
```



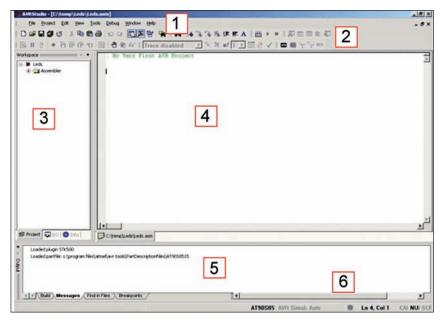


Figura 6: la Graphical User Interface (GUI) di AVR Studio.

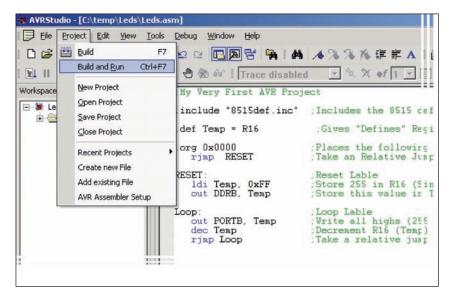


Figura 7: una volta editato il file sorgente passate alla compilazione cliccando su [Build and Run] dal menu [Project].

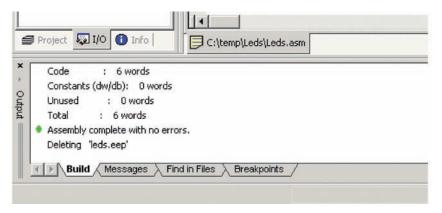


Figura 8: la finestra di output indica che il progetto è stato compilato correttamente senza alcun errore!

- **5.** Output Window. Le informazioni sullo stato sono visualizzate qui.
- **6.** La barra di stato (System Tray) visualizza informazioni riguardo alla modalità d'esecuzione di AVR Studio. Dato che stiamo usando l'AT90S8515 nella modalità simulazione, sarà visualizzato questo.

#### II vostro primo programma per AVR

Nell'editor di AVR Studio, proseguite con il vostro programma aggiungendo il testo riportato nel **listato 1** e che troverete nei download relativi a questo articolo su www.farelettronica.com/avr.

Notate che il codice sorgente cambia colore nella finestra dell'editor. Questa funzionalità è denominata syntax highlighting ed è molto utile per rendere il codice più leggibile. Una volta inserito il codice sorgente, premete CTRL + F7 o selezionate [Build and Run] dal menu [Project] (figura 7).

Nella vista output (nella parte inferiore sinistra dello schermo) dovreste ottenere l'output riportato in figura 8 che indica che il progetto è stato compilato correttamente senza alcun errore! In questa finestra di output possiamo anche vedere che il nostro programma consiste di 6 word di codice (12 bytes). Se non riuscite a compilare il programma, controllate che non ci siano errori di battitura nel file assembly. Se avete posto i file di include (8515def.inc) in un folder diverso da quello di default, dovete inserire il percorso completo nel comando:

.include <percorso completo>\8515def.inc.

#### **Capire il Codice Sorgente**

A questo punto il codice è stato compilato senza errori. Vediamo ora in dettaglio cosa fa il programma appena compilato e farci un'idea di come dovremmo simulare il codice per verificare che si comporti realmente nella maniera voluta. Il **listato 2** mostra il codice sorgente completo. Le linee che iniziano con il punto e virgola sono dei commenti. I commenti possono essere aggiunti a qualsiasi linea di codice. Se i commenti devono occupare più

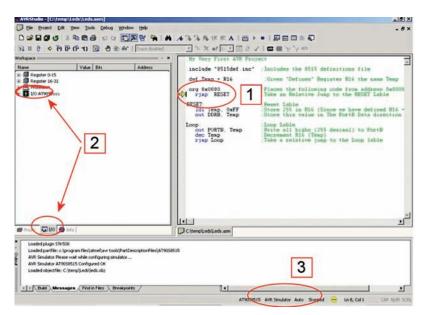


Figura 9: la modalità debugging.

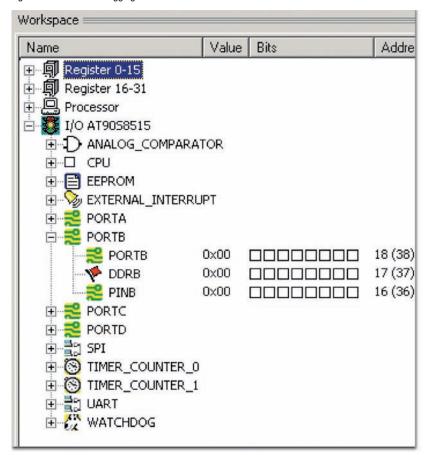


Figura 10: la IO view espansa per una migliore visualizzazione.

linee, ogni linea deve iniziare con un punto e virgola.

#### .include "8515def.inc"

Diversi dispositivi AVR hanno ad esempio il registro PORTB posizionato in diverse locazioni nella memoria IO.

Questi file .inc fanno corrispondere i MNEMONICI agli indirizzi fisici. Ciò ci permette ad esempio di usare l'etichetta PORTB invece di ricordarci la locazione fisica nella memoria di IO (0x18 per l'AT90S8515).

#### .def Temp = R16

La .def (Define) ci permette di creare etichette (labels) facili da ricordare (ad es. Temp) invece di usare il nome di default del registro (ad es. R16). Ciò è particolarmente utile in progetti nei quali si usano molte variabili mamorizzate nei registri di uso generale (General Purpose registers).

#### .org 0x0000

Questa è una direttiva dell'assembler che indica al compilatore di posizionare il codice che segue a partire dalla locazione 0x0000 nella memoria Flash. Facciamo questo per fare in modo che l'istruzione successiva RJMP sia posizionata nella locazione 0 (la prima locazione della Flash). La ragione di ciò è che questa locazione è il vettore di Reset (Reset Vector), la locazione dalla quale inizia l'esecuzione di un programma dopo un reset hardware, il power-on o il Watchdog reset. Qui ci sono anche altri vettori di interrupt, ma la nostra applicazione non fa uso di interrupt, così possiamo usare questo spazio per del codice normale!

#### rimp RESET

Dato che il comando precedente era .org 0x0000, questa istruzione di salto relativo è posizionata nella locazione 0 della memoria Flash, ed è la prima istruzione ad essere eseguita. Se controllate l'Instruction Set Summary, vedrete che l'AT90S8515 non ha un'istruzione JMP. Ha solo l'istruzione RJMP! Il motivo di ciò è che non avete bisogno dell'istruzione JMP. Se confrontate la JMP e la RJMP vedrete che l'istruzione JMP ha un range maggiore, ma richiede una word d'istruzione in più, rendendo il codice più lento e di maggiori dimensioni. RJMP può raggiungere tutto l'array della memoria Flash dell'AT90S8115, così che l'istruzione JMP non è necessaria, per cui non è implementata.

#### **RESET:**

Questa è un'etichetta. Potete porre un'etichetta dove volete nel codice, ed usare le diverse istruzioni di salto per saltare a questa locazione. Questo è davvero comodo, dato che l'assembler stesso calcola l'indirizzo cor-



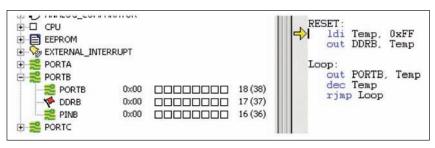


Figura 11: il single-stepping del codice. Inizio della simulazione.



Figura 12: il single-stepping del codice. Esecuzione della seconda istruzione.



Figura 13: il single-stepping del codice. La IO view mostra DDRB al valore 0xFF.



Figura 14: esecuzione delle istruzioni successive in single-stepping.

retto dell'etichetta. Come etichetta potete usare qualsiasi parola vogliate.

#### ldi Temp, OxFF

Load Immediate (LDI). Questa istruzione carica un valore immediato, e lo scrive nel registro indicato. Dato che abbiamo definito il registro R16 come "Temp", questa istruzione nel nostro caso scriverà il valore esadecimale 0xff (255 decimale) nel registro R16.

#### out DDRB, Temp

Perchè non scriviamo semplicemente "Idi DDRB, Temp"? Una buona domanda, la cui risposta richiede uno

sguardo all'Instruction Set Manual. Guardate le istruzioni "LDI" ed "OUT". Troverete che LDI ha la sintassi: "LDI Rd, k" che significa che può essere usata solo con i registri General Purpose da R16 ad R31. Guardando l'istruzione "OUT" vediamo che la sua sintassi è "OUT A, Rr" che significa che il contenuto che sarà scritto dall'istruzione OUT andrà ricavato da uno dei 32 (da R0 ad R31) registri General Purpose. Ad ogni modo, questa istruzione pone alti tutti i bit del registro Data Direction di PORTB (DDRB).

Ponendo questo registro a 0xFF, tutti i pin di IO sulla Porta B saranno configurati come uscite.

#### Loop:

Un'altra etichetta...

#### out PORTB, Temp

Scrive il valore 0xFF in PORTB, cosa che porrebbe i pin di IO di PORTB a 5V (Vcc) se noi li controllassimo su un dispositivo reale. Poiché le porte di IO sono forse la dotazione più usata degli AVR, sarebbe una buona idea guardare il Datasheet riguardo a PORTB. Notate che PORTB ha 3 registri: PORTB, PINB e DDRB.

Nel registro PORTB scriviamo il valore che vogliamo porre sui pin fisici di IO. Nel registro PINB possiamo leggere il valore logico che è attualmente presente sui pin fisici di IO, ed il registro DDRB determina se un dato pin di IO dev'essere configurato come ingresso o uscita (la ragione per cui ci sono 3 registri è il problema del "Read-Modify-Write" associato al più comune utilizzo di 2 soli registri, ma questo è un argomento per un corso avanzato).

#### dec Temp

L'istruzione Decrement (DEC) decrementa il registro Temp (R16). Dopo che questa istruzione è eseguita, il contenuto di Temp diventa 0xFE. Si tratta di un'istruzione aritmetica, e l'AVR ha un vasto insieme di istruzioni aritmetiche. Per un elenco completo delle istruzioni disponibili fate riferimento all'Instruction Set Summary del datasheet!

#### rjmp Loop

Qui facciamo un salto all'indietro verso l'etichetta Loop. Il programma continuerà quindi a scrivere la variabile Temp nel registro PORTB decrementadola ad ogni ciclo.

Con questo programma abbiamo realizzato un contatore che conta all'indietro da 255 a 0, ma cosa succede quando raggiungiamo lo zero? Per scoprirlo, simuleremo il comportamento del programma in AVR Studio 4.

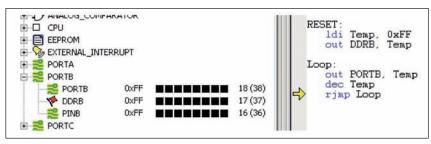


Figura 15: esecuzione delle istruzioni successive in single-stepping.

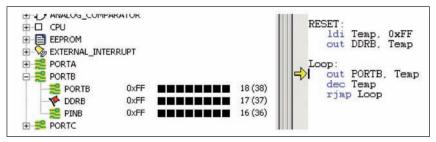


Figura 16: esecuzione delle istruzioni successive in single-stepping.

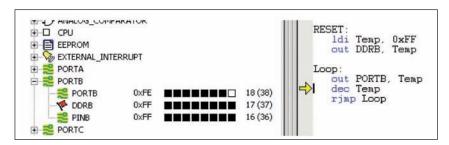


Figura 17: esecuzione delle istruzioni successive in single-stepping.

#### **Simulare il Codice Sorgente**

AVR Studio 4 può operare in differenti "modalità". In precedenza quando stavamo scrivendo il codice, eravamo nella modalità editor, ora siamo nella modalità debugging. Diamo uno sguardo più da vicino a questa modalità.

- **1.**Notate che è comparsa una freccia gialla sulla prima istruzione RJMP. Questa freccia indica l'istruzione che sta per essere eseguita.
- **2.**Notate che il workspace è cambiato da Project a IO view. La IO view è il nostro "buco nella serratura" per guardare all'interno dell'AVR, e sarà probabilmente la view che userete maggiormente.
- **3.** La linea in basso contiene le informazioni di stato. Leggiamo: AT90S8515, Simulator, Auto, Stopped. Questa è seguita da un'icona gialla. È buona norma controllare queste informazioni per verificare che abbiate selezionato il dispositivo ed il tool

di emulazione corretti.

Dato che il nostro programma opera sui registri della PORTB, espanderemo la IO view in modo da dare uno sguardo più da vicino al contenuto di questi registri. Espandete la IO view (l'albero) come mostrato nella **figura 10**. AVR Studio permette di eseguire il codice alla velocità massima fino ad un certo punto per poi fermarsi. Possiamo comunque rendere l'esecuzione più lenta, premendo manualmente un bottone per ogni istruzione che deve essere eseguita. Questo è detto single-stepping del codice.

Premete [F11] una volta. Questo è il tasto per il single-stepping. Notate che la freccia gialla punta all'istruzione LDI Temp, 0xFF. Questa è la prossima istruzione che sarà eseguita.

Premete [F11] ancora una volta. L'istruzione LDI viene eseguita, e la freccia punta all'istruzione OUT. Il registro Temp ha ora il valore 0xFF (se aprite l'albero "Register 16-31" vedrete che R16 contiene 0xFF: abbiamo definito Temp corrispondente ad R16). **Premete [F11]**. DDRB è ora 0xFF, come mostrato nella IO view qui sopra ciò è rappresentato da quadratini neri. Così un quadratino bianco rappresenta il valore logico "0" ed i quadratini neri rappresentano il valore logico "1". Ponendo DDRB tutto alto, tutti i bit di PORTB sono configurati come uscite.

**Premete [F11].** 0xFF viene ora scritto nel registro PORTB, e la freccia punta all'istruzione DEC. Notate che PORTB è pari a 0xFF. Notate anche che il registro PINB è ancora 0x00!

Premete [F11]. La variabile Temp è decrementata (0xFF-1 = 0xFE). Inoltre il registro PINB cambia da 0x00 a 0xFF! Perché? Per scoprire perché avviene ciò guardate la sezione PORT del datasheet. La spiegazione è che PORTB è dapprima emesso sul pin, quindi riportato nel registro PIN dandoci un ritardo pari ad un ciclo di clock. Come potete vedere, il simulatore si comporta come il dispositivo reale! L'istruzione successiva è il salto relativo che ci riporta all'etichetta Loop.

zione RJMP, e la freccia punta di nuovo all'istruzione OUT PORTB, Temp. **Premete [F11]** per scrivere il nuovo valore di Temp nel registro PORTB. Notate che il contenuto di PORTB adesso è aggiornato a 0xFE!

Continuate a premere [F11] finché non abbiate portato il registro PORTB a 0x00. Cosa succede se continuate ad eseguire il programma?

#### Conclusioni

Dopo aver scorso questa introduzione dovreste avere un'idea di base su come impostare ed eseguire un programma sugli AVR. Come menzionato in precedenza, uno dei metodi più efficaci per imparare la programmazione degli AVR è guardare degli esempi di codice funzionanti, e capire come funzionano. Nelle prossime pagine troverete moltissimi spunti da utilizzare e personalizzare a vodtro piacimento.





## DIMMER PER MOTO

Con questo circuito potrete controllare la luminosità di una o due lampade a 6/12V. Un gadget ideale per la vostra moto

o schema di questo dimmer a microcontrollore è mostrato in figura 1.1. L'uscita del generatore PWM del micro è collegato la gate del MOSFET il quale trasmette l'onda quadra del PWM alla lampada. Con i componenti riportati è possibile pilotare cacichi fino a 20W, per carichi maggiori sarà necessario utilizzare un MO-SFET in grado di sopportare maggiore corrente.

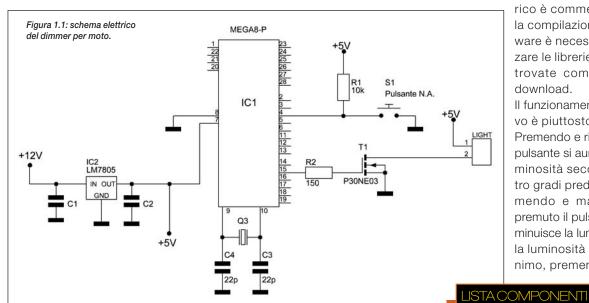
Il cuore del sistema è un ATmega8 con quarzo esterno, ma è possibile anche utilizzare l'oscillatore interno apportando le dovute modifiche al codice.

te al micro senza alcun componente di interfaccia. La bassa resistenza in conduzione di questo MOSFET ci garantisce inoltre una bassissima potenza dissipata quando la lampada è accesa. Nello schema è riportata solo una lampada, ma se volete controllare due lampada indipendenti non dovrete far altro che replicare la sezione MODFE/lampada/switch per il secondo carico.

Il software prevede già il controllo per due lampade e, per essere consistenti con lo schema proposto, la parte software di controllo del secondo ca-

> rico è commentata. Per la compilazione del software è necessario utilizzare le librerie AVRX che trovate comunque nel download.

> Il funzionamento operativo è piuttosto semplice. Premendo e rilasciando il pulsante si aumenta la luminosità secondo quattro gradi predefiniti. Premendo e mantenendo premuto il pulsante, si diminuisce la luminosità. Se la luminosità è già al minimo, premendo e man-



Microcontrollore ATmega8

Compilatore WinAVR



Il circuito prevede un regolatore di tensione a 5V per l'alimentazione per cui può essere connesso direttamente ai 12V della batteria. Utilizzando un micro in package DIP, potrete saldare i componenti direttamente sui pin del microcontrollore vista la semplicità del circuito.

Una buona alternative è comunque l'uso di una millefori o, meglio ancora, di un circuito stampato realizzato appositamente. Si noti nello schema che il MOSFET è TTL compatibile per cui può essere connesso direttamenIC1 = MEGA8-P Q3 = quarzo 8MHz = 100n R1 = 10k= 150 = 100n R2 = 22p = Pulsante N.A. T1 = P30NE03 = 22p

tenendo premuto il pulsante, si provoca lo spegnimento della lampada. All'accensione la lampada si trova sempre al massimo della luminosità. Intervenendo nel codice del programma potrete cambiare sia i gradi di luminosità che il numero di step preimpostati.

## MODULI e SISTEMI per networking, automazione e controlli di processo





www.futurashop.it

Via Adige, 11 - 21013 Gallarate (VA) Tel. 0331/799775 - Fax. 0331/792287



# GESTIONE MEMORIE COMPACT FLASH

Ecco un semplice schema e le relative routine software per gestire una memoria CF con un AT90S2313 on il circuito di **figura 2.1** potrete leggere e scrivere dati su una memoria Compact Flash da un PC utilizzando un collegamento RS232 con la memoria stessa.

Il firmware dell'AT90S2313 gestisce u semplice protocollo di comunicazione con il PC consentendo l'accesso alla CF (il circuito è stato testato con una memoria da 32Mb) per poter leggere e scrive dati. E' possibile utilizzare memorie Compact Flash di qualsiasi dimensione tuttavia si sconsiglia l'uso di memorie di oltre 32Mb in quanto i tempi di trasferimento dati (trasferimento

#### **Compact Flash**

Le schede di memoria di tipo CompactFlash hanno un formato di 42,8 X 36,4mm con uno spessore che cambia a seconda del tipo; esistono infatti due tipi di questo modello:

- CompactFlash Tipo I con uno spessore di 3,3 mm
- CompactFlash Tipo II con uno spessore di 5 mm

La capacità delle schede Compact-Flash varia attualmente da 16 MB a 64 GB a seconda del modello, anche se le attuali specifiche permettono di raggiungere teoricamente i 137 GB.

> Con lo standard CF+, revisione 2.0, la velocità di trasferimento è stata aumentata a 16 MB/s (sulla scheda la velocità è indicata usando un fattore di moltiplicazione: ad esempio, "40x" equivale ad una velocità di 6 MB/s). Nel corso del 2005 sono state introdotte delle nuo-



tecniche (CF 3.0) che, tra l'altro, supportano una velocità di trasferimento di 66 MB/s.

Lo standard CF 4.0 supporta IDE Ultra DMA 133, che permette di raggiungere una velocità di trasferimento massima di 133 MB/s. Nate inizialmente per le fotocamere digitali, visto il grande successo si sono diffuse anche in altri campi, come ad esempio nell'audio digitale.



Microcontrollore AT90S2313

Compilatore
AVR Studio 4



che avviene attraverso la porta seriale) diverrebbero troppo elevati.

La memoria non viene gestita mediante una FAT ma viene letta e scritta settore per settore.

Tra i file disponibili per il download anche i sorgenti del programma di gestione del circuito da parte del PC.Figura 2.1: schema elettrico per l'interfacciamento della memoria Compact Flash.



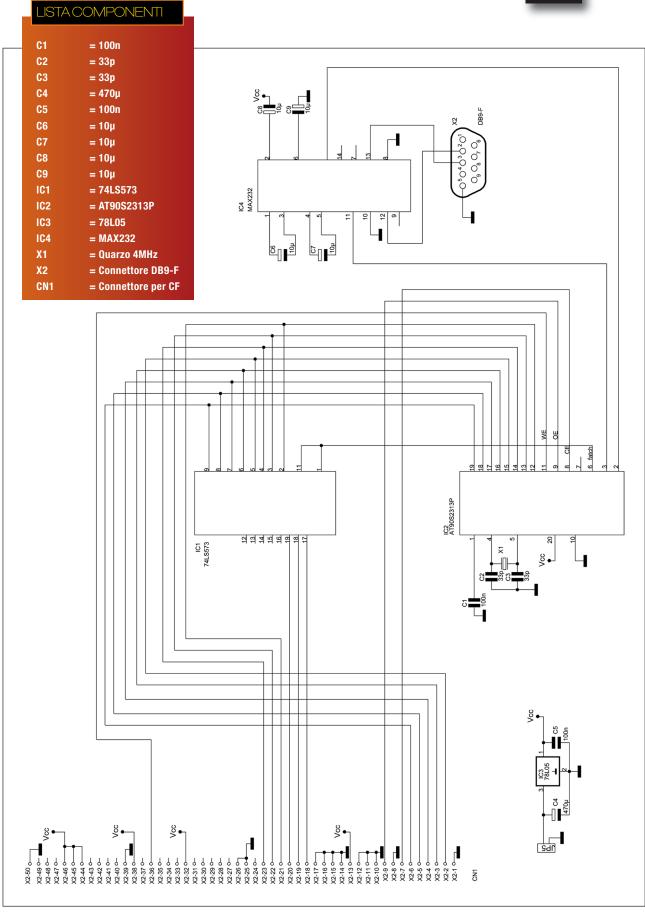


Figura 2.1: schema eletrico per la gestione delle CF.



## OROLOGIO DCF77 CONLCD

Questo progetto impiega un ricevitore per ricevere il segnale orario dalla stazione tedesca DCF77 e lo visualizza su un display LCD alfanumerico HD44780 compatibile

CF77 è il nome della stazione tedesca che trasmette 24 ore su 24 via radio il segnale orario secondo un protocollo ben definito. La diffusione nell'etere del segnale orario ha permesso ai costruttori di radiosveglie di realizzare orologi in grado di rimettersi da soli in base al segnale orario ricevuto appunto via radio. Questo progetto vi permetterà di costruire un orologio con queste caratteristiche, visualizzando il segnale orario DCF77 su un display LCD alfanumerico compatibile con il controller HD44780. Il circuito è quello di figura 3.1 ed impiega un ATtiny12 con oscillatore RC interno. il display è un LCD alfanumerico 16x2 e viene pilotato impiegando solo tre linee del microcontrollore.

Questo è stato possibile grazie all'impiego di un semplice shift register (il 74CH164) che provvede a convertire e rendere paralleli i dati che arrivano dal microcontrollore.

#### Orologi radiocontrollati

Gli orologi sincronizzati tramite onde radio inviate da una stazione terrestre raggiungono una accuratezza di circa 1 millisecondo rispetto al tempo standard, dipendente comunque da imprecisioni e variazioni nelle condizioni di propagazione radio. Le stazioni specializzate nel fornire questo servizio hanno le seguenti caratteristiche:

- La frequenza della portante del canale radio usato è correlata alla frequenza standard.
- Un tono speciale identifica l'inizio della codifica dei secondi.
- Permettono di calcolare un intervallo di tempo.

• Diffondono le esatte coordinate geografiche dell'antenna per consentire il calcolo del tempo di propagazione.

In Italia la RAI diffonde il segnale orario sulle reti radiofoniche e televisive, intercalato alle normali trasmissioni. Il segnale è riconoscibile dalla sequenza di sei bip prima dell'annuncio vocale dell'ora esatta. L'ultimo bip indica il momento dello scoccare del minuto

Il particolare suono che precede i bip è una modulazione digitale a due toni che codifica l'orario standard, fornito dall' Istituto elettrotecnico nazionale. Appositi circuiti elettronici possono decodificare questi dati. In Germania il segnale orario viene diffuso dalla stazione DCF77, gestita dal Physikalisch-Technische Bundesanstalt, e largamente utilizzata anche in Italia.

La sigla significa: D=Deutschland (Germania), C=segnale ad onde lunghe, F=Francoforte, 77=Frequenza di 77,5 kHz. Le coordinate geografiche del trasmettitore sono: 50°01 N 9°00 E / 50.017, 9.

Il riferimento temporale è mantenuto con un orologio atomico e diffuso da Mainflingen, a circa 25 km di distanza da Francoforte.

Il segnale è ricevibile da una distanza di 2000 km. Sono usati due trasmettitori da 50 kW indipendenti in modo da garantire la continuità del servizio.

Negli USA il segnale, prodotto dagli orologi del NIST (National Institute of Standards and Technology) viene trasmesso in onde lunghe a 60 kHz, potenza 50 kW e con una semplice codifica BCD. L'informazione oraria è anche letta da voci computerizzate e



Compilatore

AVR Assembler



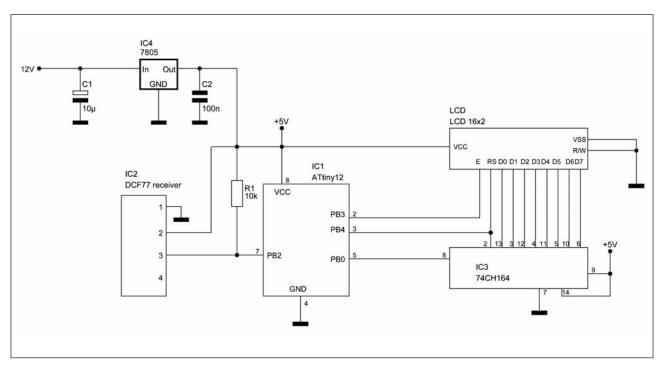


Figura 3.1: schema elettrico dell'orologio DCF77.

| LISTAC | OMPONENTI  |     |                  |     |                         |
|--------|------------|-----|------------------|-----|-------------------------|
| C1     | = 10μF     | IC2 | = DCF77 receiver | LCD | = display alfanumerico  |
| C2     | = 100nF    | IC3 | = 74CH164        |     | 16 caratteri su 2 linee |
| IC1    | = ATtiny12 | IC4 | = LM7805         | R1  | = 10k                   |

trasmessa su appositi canali radio. In Gran Bretagna la stazione MSF trasmette dal 1° aprile 2007 il campione di tempo e frequenza in onde lunghe alla frequenza di 60 kHz a cura del National Physical Laboratory (NPL) dalla stazione di Anthorn, Cumbria in sostituzione di quello già trasmesso dalla stazione nei pressi di Rugby. Il trasmettitore è gestito da VT Communications per conto del

NPL La BBC trasmette dal 1924 sulle sue reti un segnale derivato dall'ora standard di Greenwich.

In alcuni orologi l'ora è ricevuta dal Global Positioning System (GPS), che offre un valore più preciso rispetto alle trasmissioni terrestri. Il sistema GPS combina il tempo fornito da diversi orologi atomici installati a bordo dei satelliti del sistema, e una rete di stazioni terrestri determina e cor-

regge gli errori. Poiché il tempo è ricavato contemporaneamente da diverse sorgenti, l'orologio può automaticamente compensare i ritardi di propagazione ed altri problemi, arrivando ad una accuratezza inferiore al microsecondo in condizioni ideali. In modo simile al GPS sono utilizzabili il sistema russo GLONASS e il sistema europeo Galileo entrerato in servizio nel 2008.



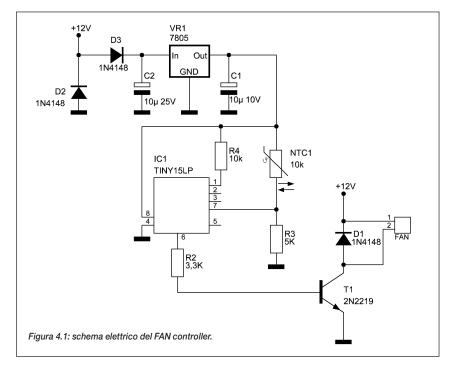


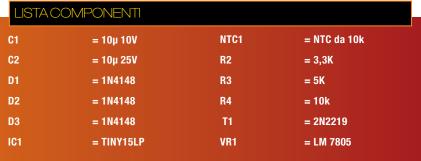
## FAN CONTROLLER

Il modo più semplice per variare la velocità di rotazione di una ventola in funzione della temperatura I circuito proposto in **figura 4.1** permette di controllare la velocità di rotazione di una ventola a 12V in funzione della temperatura.

La temperatura viene rilevata mediante un NTC e più è alta la temperatura più veloce è la rotazione della ventola. Quest'ultima è un semplice modello a 12V che viene controllato dal microcontrollore con la tecnica PWM attraverso il transistore 2N2219. Il diodo D1 impedisce il danneggiamento della ventola durante le commutazioni ON/OFF del transistor.

E' possibile utilizzare altri modelli di ventola avendo cura di utilizzare per





Microcontrollore ATtiny15

Compilatore

AVR Studio 4



T1 un transistor in grado di supportare la corrente della ventola. L'NTC è inserito nella rete di partizione resistiva insieme a R3.

La tensione su R3 è dunque una partizione dei 5V di alimentazione dipen-

dente dal valore di temperatura a cui è sottoposto l'NTC.

Tale tensione va in ingresso al convertitore AD del micro che provvede a modulare il segnale PWM in funzione di tale valore.



Calcolo dei prezzi online Ordini online Tracciabilita' ordini online Servizio online 24 ore su 24 e 7 giorni su 7

#### I vostri specialisti in PCB a prezzi convenienti per prototipi e piccole serie

Primi in Europa: oltre 40.000 ordini nel 2008 Grazie ai nostri clienti, miglioriamo ogni anno.

Verified

- servizio pooling standard
- fino a 6 layers
- fino a 1000 pezzi
- a partire da 3 giorni lavorativi

A la carte

- servizio pooling con piu' opzioni
- fino a 8 layers
- fino a 1000 pezzi
- a partire da 3 giorni lavorativi

On demand

- La vostra scheda, la nostra sfida
- fino a 16 layers
- anche un solo pezzo
- a partire da 3 giorni lavorativi

Nessun costo aggiuntivo per attrezzature, avviamento o ripetizione ordini.

www.eurocircuits.it



## GAS DETECTOR

### Un rilevatore di gas ad allarme acustico

el settore della Domotica (l'automazione all'interno della casa), le applicazioni più richieste sono quelle dedicate all'antintrusione ed ai sensori ambientali. Questi dispositivi integrati con i sistemi di sicurezza, controllano l'abitabilità dell'ambiente e le relative situazioni critiche.

Tra i sensori ambientali il più richiesto è certamente il rilevatore di gas; questo dispositivo interviene quando la percentuale di gas presente nell'ambiente supera un livello definito critico per la salute e per uso della stanza. Per essere avvisati da una sirena se nel vostro appartamento vi sono perdite di gas, potete realizzare il circuito rappresentato in **figura 5.1**.

me ingresso del convertitore A/D), I'A/D converter legge il livello di tensione (proporzionale al tipo e quantità di gas presente). Mediante i tasti set-up e setdown collegati ai pin 9 e 10 è possibile regolare la soglia di tolleranza del circuito. Se il livello del gas rilevato supera la soglia impostata, viene portata a livello 1 l'uscita del pin 18 che, polarizzando il transistor T2, provvede ad azionare la sirena. Contemporaneamente viene portata a livello alto anche l'uscita relativa al pin 19 che, attraverso il transistor T3 va ad eccitare il relè Rel1. Questo relè può essere utilizzato per azionare un allarme visivo, una allarme acustico supplementare o un qualsiasi dispositivo di intervento come ad

const unsigned char text\_g[]="GAS VALUE : ";

```
const unsigned char text_a[]="ALARM SET : ";
#include <mega8.h>
                                                        flash unsigned char text_s[]="* SENSOR ERROR *";
                                                        flash unsigned char text_o[]="** NO SENSOR **";
// Alphanumeric LCD Module functions
#asm
                                                        // Read the AD conversion result
                                                        unsigned int read_adc(unsigned char adc_input)
.equ
      _lcd_port=0x12 ;PORTD
#endasm
#include <lcd.h>
                                                        ADMUX=adc_input | 0x40;
#include <delay.h>
                                                        // Delay needed for the stabilization of the ADC
#define set_up
                  PINB.6
                                                        input voltage
#define set_down
                  PINB.7
                                                        delay_us(10);
                                                        // Start the AD conversion
#define fan
                  PORTR 5
                                                        ADCSRA | = 0x40; //0100 0000
#define buzzer
                  PORTB.4
                                                           Wait for the AD conversion to complete
#define fan led
                  PORTB.3
                                                        while ((ADCSRA \& 0x10)==0);
#define alarm
                  PORTB.2
#define normal
                  PORTB.1
                                                        ADCSRA = 0x10;
#define backlight PORTB.0
                                                        return ADCW;
unsigned int gas_data;
```

.....continua

Microcontrollore
ATmega8

eeprom unsigned int gas\_set=500;

Compilatore
Codevision

LISTATO 1



Lo schema di questo rilevatore di gas, si basa su un sensore MQ-2 prodotto da Hanwei Electronics, azienda specializzata i rilevatori e sensori di fumo e gas. L'MQ-2 è in grado di rilevare la presenza di diversi tipi di gas, tra questi vi sono: Butano, Propano, Metano, Alcohol, Idrogeno e fumo. Il cuore del circuito è un microcontrollore ATmega8 che si occupa della gestione completa del dispositivo: la lettura del segnale del sensore, la visualizzazione delle informazioni sul display, l'accensione della sirena. Il sensore di gas è collegato al pin 23 (programmato co-

esempio un combinatore telefonico o un a ventola. Ai pin 15, 16 e 17 sono collegati a 3 led che indicano il funzionamento normale, lo stato di allarme e l'eccitazione del relè (indicato nello schema come led FAN). L'ampiezza degli passi (step) di impostazione delle soglie e la logica dell'attivazione delle segnalazioni è regolabile modificando alcuni parametri nel firmware del microcontrollore. Nel **listato 1** è visibile la gestione del display LCD e la definizione dei messaggi: "GAS VALUE : ", ALARM SET : ", "\* SENSOR ERROR \*", "\*\* NO SENSOR \*\*".

#### SPECIFICATIONS

A. Standard work condition

| Symbol         | Parameter name      | Technical condition | Remarks  |  |
|----------------|---------------------|---------------------|----------|--|
| Vc             | Circuit voltage     | 5V± 0.1             | AC OR DC |  |
| $V_{H}$        | Heating voltage     | 5V± 0.1             | AC OR DC |  |
| R <sub>L</sub> | Load resistance     | can adjust          |          |  |
| R <sub>H</sub> | Heater resistance   | 33 Q ±5%            | Room Tem |  |
| PH             | Heating consumption | less than 800mw     | 3        |  |

B. Environment condition

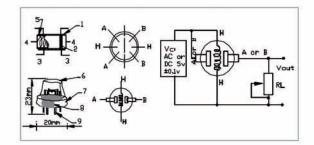
| Symbol         | Parameter name       | Technical condition   | Remarks                     |
|----------------|----------------------|---|-----------------------------|
| Tao            | Using Tem            | -20°C-50°C  |                             |
| Tas            | Storage Tem          | -20 C -70 C   |                             |
| R <sub>H</sub> | Related humidity     | less than 95%Rh   |                             |
| O <sub>2</sub> | Oxygen concentration | 21%(standard condition)Oxygen<br>concentration can affect sensitivity | minimum value is<br>over 2% |

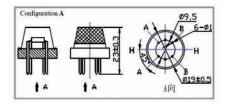
C. Sensitivity characteristic

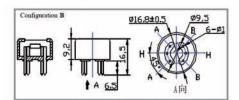
| Symbol                             | Parameter name              | Technical parameter                | Remarks  |
|------------------------------------|-----------------------------|------------------------------------|--|
| Rs                                 | Sensing<br>Resistance       | 3K Ω-30K Ω<br>(1000ppm iso-butane) | Detecting concentration<br>scope:<br>200ppm-5000ppm          |
| (3000/1000)<br>isobutane           | Concentration<br>Slope rate | <0.6                               | LPG and propane<br>300ppm-5000ppm<br>butane                  |
| Standard<br>Detecting<br>Condition | Temp: 20 C<br>Humidity: 659 | ±2 C Vc:5V±0.1<br>%±5% Vh: 5V±0.1  | 5000ppm-20000ppm<br>methane<br>300ppm-5000ppm H <sub>2</sub> |
| Preheat time                       |                             | Over 24 hour                       | 100ppm-2000ppm<br>Alcohol                                    |

D. Structure and configuration, basic measuring circuit

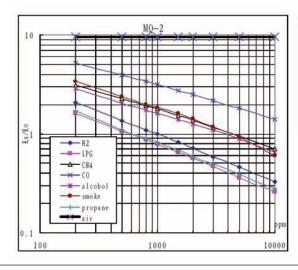
|   | Parts                     | Materials                                  |
|---|---------------------------|--|
| 1 | Gas sensing<br>layer      | SnO <sub>2</sub>                           |
| 2 | Electrode                 | Au   |
| 3 | Electrode line            | Pt   |
| 4 | Heater coil               | Ni-Cr alloy                                |
| 5 | Tubular ceramic           | Al <sub>2</sub> O <sub>3</sub>             |
| 6 | Anti-explosion<br>network | Stainless steel gauze<br>(SUS316 100-mesh) |
| 7 | Clamp ring                | Copper plating Ni                          |
| 8 | Resin base                | Bakelite                                   |
| 9 | Tube Pin                  | Copper plating Ni                          |







#### E. Sensitivity characteristic curve



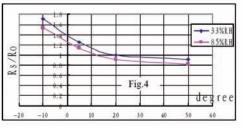


Figure 5.2: caratteristiche del sensore di gas MQ-2.



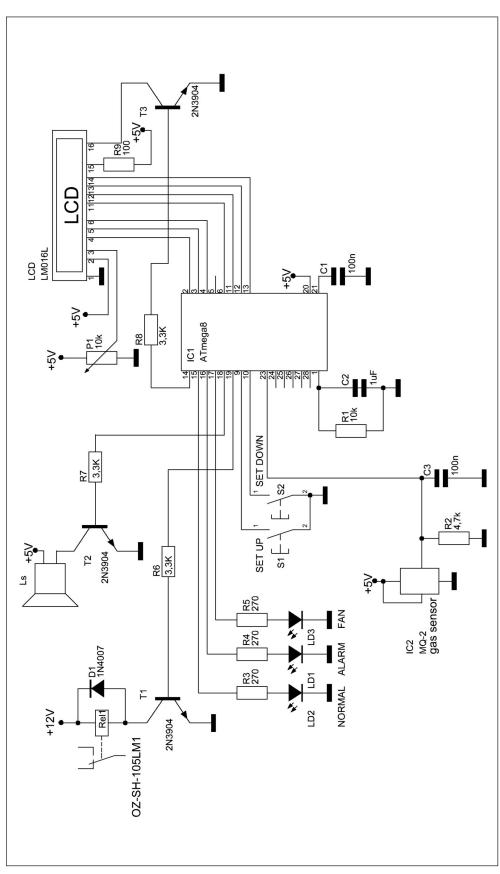


Figura 5,1: schema elettrico del GAS detector.

#### LISTA COMPONENTI

C1 = 100n

C2 = 1uF

C3 = 100n

D1 = 1N4007

IC1 = ATmega8

IC2 = MQ-2

LCD = LM016L (Display LCD alfanumerico 16x2)

LD1 = LED

LD2 = LED

LD3 = LED

Ls = Buzzer

P1 = 10k (trimmer)

R1 = 10k

R2 = 4,7k

R3 = 270

R4 = 270

R5 = 270

R6 = 3,3K

R7 = 3,3K

R8 = 3,3K

R9 = 100

Rel1 = relè 1 scambio

0Z-SH-105LM1

S1 = Pulsante n.a.

S2 = Pulsante n.a.

1 = 2N3904

T2 = 2N3904

T3 = 2N3904

## POSCOPE BASIC

## Uno strumento indispensabile

#### 6 STRUMENTI IN 1!

- 1. Oscilloscopio 2 canali
- 2. Analizzatore di spettro 2 canali
- 3. Registratore 2 canali
- 4. Analizzatore logico 16 canali
- 5. Generatore logico 8 canali
- 6. Generatore di segnali PWM a 5 canali



#### OSCILLOSCOPIO ED ANALIZZATORE DI SPETTRO

Numero canali: 2

Frequenza di campionamento: 100 Hz ÷ 200 KHz Memoria:

- Buffer di lettura: 1126 campioni/canale (1 canale), 563 campioni/canale (2 canali).
- · Pipe di lettura: 64K campioni/canale (1 o 2 canali).

Massima tensione di ingresso:  $-20 \div +20 \text{ V}$  Risoluzione ADC: 10 bits

#### Triggering:

- · Assoluto (per fronti di salita/discesa)
- · Differenziale (per differenza tra campioni consecutivi)
- Esterno (per fronti di salita/discesa di segnali TTL)

Funzionalità disponibili: Hamming, Hanning, Blackman, Blackman-Harris.

#### ANALIZZATORE LOGICO

Numero canali: 16 (8 se utilizzato il generatore logico) Frequenza di campionamento: 1 KHz + 8 MHz Memoria:

- Buffer in lettura (Fs=4-8 MHz) 128 bit/canale.
- Buffer in lettura (Fs=2-2.66 MHz) 1160 bit/canale.
- Buffer in lettura (Fs<=1 MHz) 1544 bit/canale
- Buffer in lettura (in mod. concatenamento)
   Mbit/canale.
- Pipe di lettura (Fs < 500KHz) 4K a 256 Mbit/canale.

Massima tensione di ingresso:  $0 \div +5 \text{ V}$  Triggering: per fronti del segnale, maschere, impulsi persi, clock esterno.

Clock: interno/esterno

#### REGISTRATORE

Frequenza di campionamento:  $0.01~\text{Hz} \div 200~\text{KHz}$  Capacità massima di registrazione: 24 ore (Fs < 100~Hz)

Tensione d'ingresso: -20 ÷ +20 V (hardware 2 sub-band)
Risoluzione ADC: 10 bit

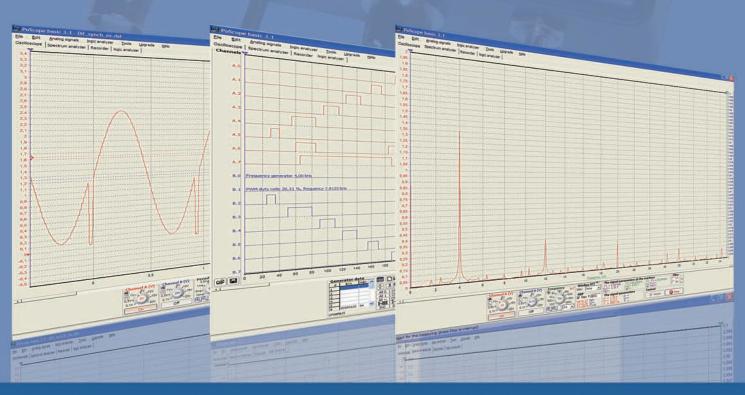
#### GENERATORE LOGICO

Numero canali: 8

Frequenza di campionamento: 1 KHz ÷ 1 MHz

Memoria: 1544 bit/canale

Tensione di uscita: "0" - 0 V, "1" - 3.3 V Massima corrente in ingress/uscita: 10 mA





## GPS DATALOGGER

Un circuito in grado di memorizzare le coordinate geografiche ricevute da un GPS per poi renderle disponibili su un PC attraverso una connessione RS232

tilizzando questo circuito è possibile ricevere ogni secondo le coordinate geografiche da un ricevitore GPS e memorizzare su una memoria flash esterna in modo che possano essere trasferite su un PC mediante una connessione seriale RS232. Per avere un ordine di grandezza di quanta memoria flash sia richiesta basti sapere che una memory card da 2MB possono essere registrate ben oltre 60 ore di informazioni provenienti dal GPS.

Il progetto utilizza un ATmega128 montato su una scheda di sviluppo nota come Crumb128. Questa piccola scheda di 40x30mm fornisce sia l'interfaccia RS232 verso il PC sia l'interfaccia seriale TTL da utilizzare per la connessione del GPS ed è alimentata a 5V. Come ricevitore GPS può essere impiegato qualsiasi modello. Per il prototipo è stato utilizzato il Locsense LS-40CM che è dotato di antenna integrata, è alimentato a 5V ed ha l'interfaccia seriale TTL da cui fuoriescono i dati in formato NMEA.

La connessione tra GPS e AVR è ad un solo filo in quanto i dati transitano in modo unidirezionale dal GPS verso il micro.

La memoria per lo storage dei dati è una AT45DCB002 che viene connessa al micro mediante interfaccia SPI. Ovviamente con opportune modifiche si può utilizzare anche una MMC o una SD visto che anch'esse utilizzano una connessione SPI per comunicare con il micro.

l'interfaccia utente è ridotta al minimo: solo due LED forniscono lo stato del sistema: il LED verde lampeggia quando viene ricevuta una stringa NMEA valida, mentre il LED rosso lampeggia ogni volta che viene rilevato un errore.

Ciascuna stringa NMEA ha la seguente struttura:

\$<msg type><msg data><CR><LF>

Il campo \$<msq type> identifica il tipo di pacchetto dati. Esistono 4 tipi di stringhe NMEA: GSA, GSV, RMC e GGA. Il datalogger processa solo questi ultimi due tipi di stringhe da cui estrae le coordinate. Quando viene ricevuta una stringa NMEA il micro ne controlla il checksum e, se non ci sono errori, ne viene estratto il contenuto e memorizzato in flash. La memoria flash deve necessariamente essere scritta in blocchi la cui dimensione dipende dal tipo di flash. Poiché i dati estratti da una singola stringa NMEA sono di dimensioni molto inferiori al singolo blocco, è necessario che questi vengano bufferizzati dal micro prima di essere scritti in memoria.

Con la memoria utilizzata in questo progetto i dati vengono bufferizzati e scritti in memoria ogni 60 secondi. Oltre alle coordinate viene memorizzato anche un codice di controllo CRC che permetterà di verificare l'integrità dei dati quando questi verranno trasferiti al PC.

Per l'upload dei dati occorre connettere la scheda al PC ed inviare i caratteri #c sulla seriale che porteranno la scheda in modalità comandi.

#### I satelliti GPS

La costellazione GPS è costituita da 31 satelliti attivi. I satelliti supplementari migliorano la precisione del sistema permettendo misurazioni ridondanti. Al crescere del numero di satelliti, la costellazione è stata modificata secondo uno schema non uniforme che si è dimostrato maggiormente affidabile in caso di guasti contemporanei a più satelliti. Il sistema di navigazione si articola nelle seguenti componenti:

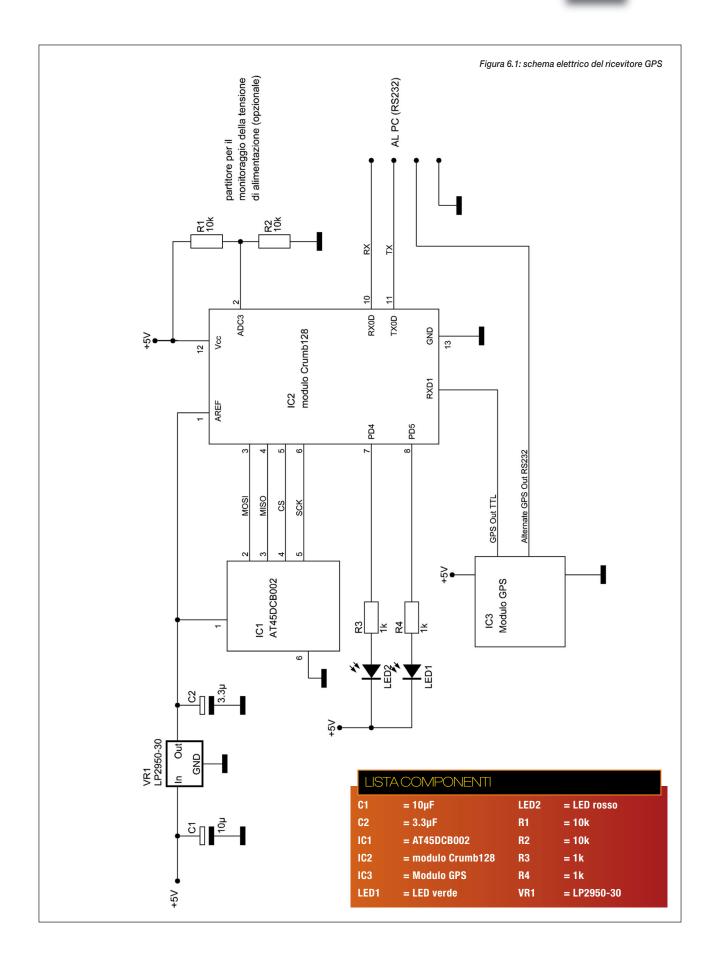
• un complesso di 24 satelliti, divisi in gruppi di quattro su ognuno dei sei piani orbitali (distanti 60° fra loro e inclinati di 55° sul piano equatoriale)



Compilatore
WinAVR











#### **Ricevitore GPS LS-40CM**

#### Caratteristiche

- ricezione a 12 canali paralleli
- supporto per SBAS (WAAS, EGNOS)
- possibilità di connettere direttamente sul modulo una antenna attiva
- Elevata sensibilità:
  - Sensibilità acquisizione: 137dBm
  - Sensibilità tracking:145dBm
- Avvio veloce:
  - < 10 secondi in hot start
  - < 45 secondi in cold start
  - Accuratezza: 5m



Segnale Descrizione

Serial Data Out 1 Uscita seriale asincrona a livello LVTTL, per l'uscita dei messaggi NMEA 1

2 Serial Data In 1 Ingresso seriale asincrono a livello LVTTL per l'invio dei comandi di configurazione

3 Serial Data Out 2 Uscita seriale asincrona a livello RS-232, per l'uscita dei messaggi NMEA

Serial Data In 2 Ingresso seriale asincrono a livello LVTTL per l'invio dei comandi di configurazione

1 3.8V ~ 12.0V DC 5 Power

Massa dell'alimentazione e dei segnali GND ĥ

#### Pinout - Connettore 2

4

Segnale **Nescrizione** Pin

Massa dell'alimentazione e dei segnali GND 1 2 GND Massa dell'alimentazione e dei segnali

3 NC

Ingresso seriale asincrono a livello LVTTL per l'invio dei comandi di configurazione 4 Serial Data In 1

Uscita seriale asincrona a livello LVTTL, per l'uscita dei messaggi NMEA 5 Serial Data Out 1

6 Power 2 3.3V DC

- 2 cicli al giorno
- una rete di stazioni di tracciamento (tracking station)
- un centro di calcolo (computing station)
- due stazioni di soccorrimento (injection stations)
- un ricevitore GPS.

I 31 satelliti della costellazione GPS sono disposti su 6 piani orbitali inclinati di 55° rispetto al piano equatoriale (quindi non coprono le zone polari) a forma di ellissi a bassa eccentricità. Ogni piano orbitale ha 3 o 4 satelliti, e i piani sono disposti in modo tale che ogni utilizzatore sulla terra possa ricevere i segnali di almeno 5 satelliti. La loro quota è di 20 200 km e compiono due orbite complete in un giorno siderale. Ciascun satellite emette sulle frequenze di 1,2 e 1,5 GHz derivate da un unico oscillatore ad alta stabilità. Lo scopo della doppia frequenza è quello di eliminare l'errore dovuto alla rifrazione atmosferica. Su queste frequenze portanti, modulate in fase, vengono emessi i messaggi di effemeride, ciascuno della durate di due minuti; essi iniziano e terminano ai minuti pari interi del GMT. Questi messaggi di effemeride contengono il segnale orario e i parametri orbitali del satellite. In tal modo il ricevitore GPS, mentre effettua il conteggio doppler, riceve i parametri dell'orbita da cui deriva la posizione del satellite: viene così a disporre di tutti gli elementi necessari a definire nello spazio la superficie di posizione.

In orbita vi sono 24 satelliti per la trasmissione di dati GPS, più 3 di scorta. Da questo si evince che da un punto del globo terrestre il ricevitore riesce a vedere solo la metà di essi, quindi 12.

000000

pin-1

Ma non li vedrà mai tutti e 12 per via della loro inclinazione rispetto all'equatore. In più il ricevitore GPS stesso fa una discriminazione dei satelliti: preferisce quelli più vicino possibile alla perpendicolare per questione di ricezione del timing in quanto il dato da quelli con più inclinazione arriverebbe con maggiore ritardo. Ogni satellite è dotato di 4 oscillatori ad altissima precisione, di cui 2 al cesio e 2 al rubidio; ha dei razzi per effettuare le correzioni di orbita.

Ha due pannelli solari di area pari a 7,25 m² per la produzione di energia. Ha infine batterie di emergenza per garantire l'apporto energetico nei periodi in cui il sole è eclissato. Pesa circa 845 kg ed ha una vita di progetto di 7,5 anni.



000000

pin-1

## Novità assoluta è in edicola il primo



della collana

# LEETRONGA DE



lezioni chiare

linguaggio semplice

possibilità di rivedere gli argomenti

slides chiare

concetti espressi in maniera essenziale

#### Le istruzioni Assembler

MOVWF f

Sposta il valore contenuto in W nel registro f.

Esempio:

MOVLW 0x03

MOVWF TRISA

La prima istruzione carica in W il valore 00000011

La seconda istruzione sposta questo valore nel registro

TRISA quindi TRISA=00000011



lezioni pratiche

esempi

di programmazione

"PICmicro"
PER PRINCIPIANTI

PER INFORMAZIONI SUGLI ALTRI DVD DELLA COLLANA VISITA: WWW.akeer.it

è una esclusiva di



## TERMOMETRO MULTICANALE

Un circuito in grado di monitorare la temperatura in punti diversi impiegando fino a 16 sensori one-wire DS1820

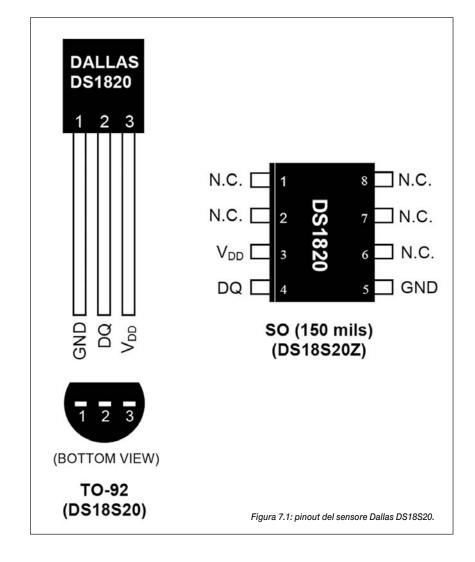
uesto circuito è in grado di gestire fino a 16 sensori one-wire Dallas DS1820 per monitorare la temperatura in altrettanti punti dell'ambiente. I dati vengono visualizzati su un display LCD alfanumerico e possono essere inviati ad un PC esterno mediante connessione RS232 per le elaborazioni relative.

La frequenza di lettura dei sensori può essere impostata da 5 a 9999 secondi e ciascun dato letto viene registrato associandogli il timestamp ricava-

to dalla sezione RTC (che comunque può anche non essere montata).

All'accensione sul display viene visualizzato il numero di sensori rilevati sul bus 1-wire. Dopo alcuni secondi se viene rilevata la sezione RTC connessa al bus viene visualizzato il relativo messaggio.

Nel caso di presenza di RTC i valori di temperatura verranno trasmessi in coppia con data e ora di rilevamento. Se l'RTC non è presente come timestamp viene preso il tempo trascorso dall'ini-

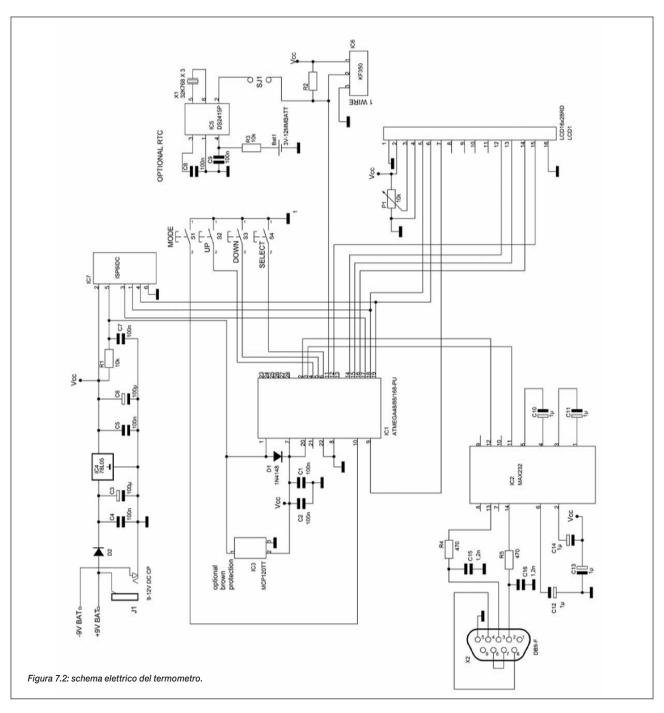


Microcontrollore
ATmega168

Compilatore

AVR Studio 4





| LIS                                      | TA COMPONENTI   |  |   |                                       |   |  |  |
|--|---|--|---|---------------------------------------|---|--|--|
| Bat1<br>C1<br>C2<br>C3<br>C4<br>C5<br>C6 | = Batteria 3V<br>= 100n<br>= 100n<br>= 100µ<br>= 100n<br>= 100n<br>= 100µ<br>= 100n | C11<br>C12<br>C13<br>C14<br>C15<br>C16<br>D1 | = 1µ<br>= 1µ<br>= 1µ<br>= 1,2n<br>= 1,2n<br>= 1,4148<br>= 1,44002 | IC3<br>IC4<br>IC5<br>IC6<br>IC7<br>J1 | = MCP120TT<br>= 78L05<br>= DS2415P<br>= KF350<br>= ISP6IDC<br>= 9-12V DC CP<br>(Jack 5mm)<br>= LCD16x28RD | R2<br>R3<br>R4<br>R5<br>S1<br>S2<br>S3 | = 1k<br>= 10k<br>= 470<br>= 470<br>= pulsante n.a.<br>= pulsante n.a.<br>= pulsante n.a. |
| C8<br>C9<br>C10                          | = 100n<br>= 100n<br>= 1µ  | IC1  | = ATMEGA48/88/168<br>PU<br>= MAX232                               | P1<br>R1                              | (display alfanumerico)<br>= 10k<br>= 10k  | \$4<br>X1<br>X2                        | = pulsante n.a.<br>= 32K768 X 3 (quarzo)<br>= DB9-F (Connettore)                         |

| P        | IN          | NAME     | FUNCTION  |  |  |  |
|----------|-------------|----------|---|--|--|--|
| TO-92 SO |             | NAME     | FUNCTION  |  |  |  |
| 1        | 5           | GND      | Ground  |  |  |  |
| 2        | 4           | DQ       | Data Input/Output. Open-drain 1-Wire interface pin. Also provides power to the device when used in parasite power mode (see the <i>Powering the DS18S20</i> section.) |  |  |  |
| 3        | 3           | $V_{DD}$ | Optional V <sub>DD</sub> . V <sub>DD</sub> must be grounded for operation in parasite power mode.   |  |  |  |
| _        | 1, 2, 6, 7, | N.C.     | No Connection   |  |  |  |

Figura 7.3: i segnali ai pin del DS18S20.

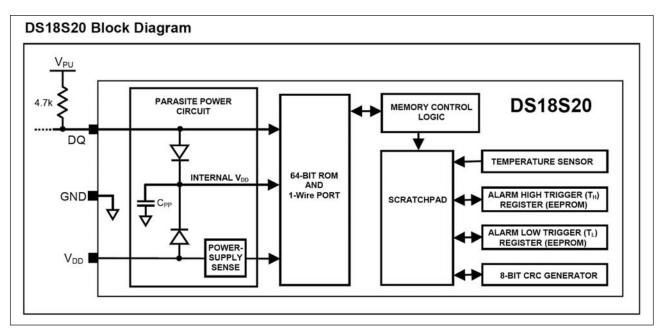


Figura 7.4: schema a blocchi del sensore DS18S20.

zio del rilevamento. Per aggiungere o rimuovere i sensori è necessario prima spegnere il sistema in modo cha alla riaccensione venga aggiornato automaticamente il numero di sensori rilevati.

Mediante il tasto MODE è possibile impostare l'ordine di visualizzazione delle letture dai vari sensori. Per cambiare l'ordine si può agire sui pulsanti UP, DOWN e SELECT. Salvare i cambiamenti col tasto MODE. Gli intervalli di lettura possono essere rapidamente impostati mantenendo premuti i tasti UP o DOWN. Confermare l'intervallo

con il tasto MODE. Mediante il tasto MODE si accede inoltre alla schermata che consente l'aggiustamento dell'intensità della retroilluminazione del display. I valori possibili vanno da 0 (retroilluminazione disattivata) a 255 (massima illuminazione) impostabili mediante i tasti UP e DOWN. Il valore scelto viene salvato nella memoria non volatile e verrà ricaricato ad ogni avvio. Se nel circuito è presente l'RTC, premendo MODE si può accedere alla schermata di regolazione della data e dell'ora.

La modalità logging viene attivata pre-

mendo UP, DOWN o SELECT durante la schermata di startup. Vengono visualizzate le schermate relative ad ogni singolo sensore secondo l'ordine impostato. Per ciascuna schermata viene visualizzato il valore precedentemente letto, il valore corrente e l'identificativo del sensore. I dati vengono trasmessi anche sulla porta seriale a 19200,8,N,1 e possono quindi essere ricevuti usando un qualsiasi software di emulazione di terminale (ad esempio il classico HyperTerminal di Windows).

in scena le proposte 2008 - INWAR





#### ANNATE COMPLETE FE SU CD-ROM

Dal 2003 al 2007, comprendono tutti i pdf ad alta risoluzione ed i numeri speciali usciti (es. annata 2007 ben 13 riviste!).



#### **Display LCD**

di M. Del Corso (100 pagine) Una delle migliori guide all'utilizzo dei moduli alfanumerici basati sul controller HD44780.



#### **Amplificatori Operazionali**

di N. Grilloni (250 pagine) Un testo per capire a fondo gli operazionali. I circuiti presentati sono simulati con Spice.



OGGI PUOI AVERE TUTTE LE ANNATE DAL 2003 AL 2007 IN UN UNICO DVD!

#### ANNATE COMPLETE FW SU CD-ROM

Dal 2006 al 2007. comprendono tutti i pdf ad alta risoluzione della rivista Firmware



#### ANSI C

di A. Di Stefano (168 pagine) Come utilizzare il linguaggio più diffuso per la programmazione dei sistemi a microprocessore.



#### **Basic per PIC**

di G. Di Maria (144 pagine) Come programmare i microcontrollori PIC utilizzando l'ambiente di sviluppo Mikrobasic.





**OGGI PUOI AVERE TUTTE LE ANNATE 2006 E 2007** IN UN UNICO DVD!



#### IL CORSO MIKRO C

Tutti gli articoli del corso e la versione demo del compilatore in un unico CD-ROM.



#### Pillole di: **Elettronica**

**Analogica** di N. Grilloni (256 pagine) Manuale di progettazione con simulazioni PSPICE.



di M. Di Marco (144 pagine) Uninterruptable Power Supply: tutto sui gruppi di continuità, l'analisi e la loro progettazione.

di prossima pubblicazione

#### **ALIMENTATORI SWITCHING**

Tutti gli articoli relativi agli alimentatori switching pubblicati su **Fare Elettronica** 



## SCOPRI I BUNDLE E LE OFFERTE SU www.ieshop.it o chiama subito lo 02-66504755



## SET Delleistruzioni

Per scrivere e modificare programmi assembly è necessario conoscere le istruzioni che il micro mette a disposizione. Ecco allora il set delle istruzioni dei micro AVR con la spiegazione dell'operazione, i registri coinvolti ed il numero di cicli macchina necessari all'esecuzione dell'istruzione stessa.

| Mnemonics | Operands | Description                              | Opera   | ation    |  | Flags       | #Clocks | #Clock:<br>XMEGA |
|-----------|----------|--|---|----------|--|-------------|---------|------------------|
|           |          | Arith                                    | nmetic and Logic Instructions                         |          |  |             |         |                  |
| ADD       | Rd, Rr   | Add without Carry                        | Rd  | ←        | Rd + Rr                                  | Z,C,N,V,S,H | 1       |                  |
| ADC       | Rd, Rr   | Add with Carry                           | Rd  | <b>←</b> | Rd + Rr + C                              | Z,C,N,V,S,H | 1       |                  |
| ADIW      | Rd, K    | Add Immediate to Word                    | Rd  | <b>←</b> | Rd + 1:Rd + K                            | Z,C,N,V,S   | 2 (1)   |                  |
| SUB       | Rd, Rr   | Subtract without Carry                   | Rd  | <b>←</b> | Rd - Rr                                  | Z,C,N,V,S,H | 1       |                  |
| SUBI      | Rd, K    | Subtract Immediate                       | Rd  | <b>←</b> | Rd - K                                   | Z,C,N,V,S,H | 1       |                  |
| SBC       | Rd, Rr   | Subtract with Carry                      | Rd  | ←        | Rd - Rr - C                              | Z,C,N,V,S,H | 1       |                  |
| SBCI      | Rd, K    | Subtract Immediate with Carry            | Rd  | <b>←</b> | Rd - K - C                               | Z,C,N,V,S,H | 1       |                  |
| SBIW      | Rd, K    | Subtract Immediate from Word             | Rd + 1:Rd   | <b>←</b> | Rd + 1:Rd - K                            | Z,C,N,V,S   | 2 (1)   |                  |
| AND       | Rd, Rr   | Logical AND                              | Rd  | <b>←</b> | Rd • Rr                                  | Z,N,V,S     | 1       |                  |
| ANDI      | Rd, K    | Logical AND with Immediate               | Rd  | <b>←</b> | Rd • K                                   | Z,N,V,S     | 1       |                  |
| OR        | Rd, Rr   | Logical OR                               | Rd  | <b>←</b> | Rd v Rr                                  | Z,N,V,S     | 1       |                  |
| ORI       | Rd, K    | Logical OR with Immediate                | Rd  | <b>←</b> | Rd v K                                   | Z,N,V,S     | 1       |                  |
| EOR       | Rd, Rr   | Exclusive OR                             | Rd  | <b>←</b> | Rd ⊕ Rr                                  | Z,N,V,S     | 1       |                  |
| СОМ       | Rd       | One's Complement                         | Rd  | <b>←</b> | \$FF - Rd                                | Z,C,N,V,S   | 1       |                  |
| NEG       | Rd       | Two's Complement                         | Rd  | <b>←</b> | \$00 - Rd                                | Z,C,N,V,S,H | 1       |                  |
| SBR       | Rd,K     | Set Bit(s) in Register                   | Rd  | <b>←</b> | Rd v K                                   | Z,N,V,S     | 1       |                  |
| CBR       | Rd,K     | Clear Bit(s) in Register                 | Rd  | <b>←</b> | Rd • (\$FFh - K)                         | Z,N,V,S     | 1       |                  |
| INC       | Rd       | Increment                                | Rd  | <b>←</b> | Rd + 1                                   | Z,N,V,S     | 1       |                  |
| DEC       | Rd       | Decrement                                | Rd  | <b>←</b> | Rd - 1                                   | Z,N,V,S     | 1       |                  |
| TST       | Rd       | Test for Zero or Minus                   | Rd  | <b>←</b> | Rd • Rd                                  | Z,N,V,S     | 1       |                  |
| CLR       | Rd       | Clear Register                           | Rd  | <b>←</b> | Rd ⊕ Rd                                  | Z,N,V,S     | 1       |                  |
| SER       | Rd       | Set Register                             | Rd  | <b>←</b> | \$FF                                     | None        | 1       |                  |
| MUL       | Rd,Rr    | Multiply Unsigned                        | R1:R0   | ←        | Rd x Rr (UU)                             | Z,C         | 2 (1)   |                  |
| MULS      | Rd,Rr    | Multiply Signed                          | R1:R0   | <b>←</b> | Rd x Rr (SS)                             | Z,C         | 2 (1)   |                  |
| MULSU     | Rd,Rr    | Multiply Signed with Unsigned            | R1:R0   | <b>←</b> | Rd x Rr (SU)                             | Z,C         | 2 (1)   |                  |
| FMUL      | Rd,Rr    | Fractional Multiply Unsigned             | R1:R0   | <b>←</b> | Rd x Rr<<1 (UU)                          | Z,C         | 2 (1)   |                  |
| FMULS     | Rd,Rr    | Fractional Multiply Signed               | R1:R0   | <b>←</b> | Rd x Rr<<1 (SS)                          | Z,C         | 2 (1)   |                  |
| FMULSU    | Rd,Rr    | Fractional Multiply Signed with Unsigned | R1:R0   | ←        | Rd x Rr<<1 (SU)                          | z,c         | 2 (1)   |                  |
| DES       | к        | Data Encryption                          | if (H = 0) then R15:R0<br>else if (H = 1) then R15:R0 | <b>←</b> | Encrypt(R15:R0, K)<br>Decrypt(R15:R0, K) |             |         | 1/2              |
|           |          | Bra                                      | nch Instructions                                      |          |  |             | ų.      |                  |
| RJMP      | k        | Relative Jump                            | PC  | <b>←</b> | PC + k + 1                               | None        | 2       |                  |
| JMP       |          | Indirect Jump to (Z)                     | PC(15:0)<br>PC(21:16)                                 | <b>+</b> | Z,<br>0                                  | None        | 2 (1)   |                  |
| EIJMP     |          | Extended Indirect Jump to (Z)            | PC(15:0)<br>PC(21:16)                                 | <b>←</b> | Z,<br>EIND                               | None        | 2 (1)   |                  |
| JMP       | k        | Jump                                     | PC  | <b>←</b> | k  | None        | 3 (1)   |                  |

| Mnemonics | Operands | Description                         | Oper                     | ation           |             | Flags       | #Clocks     | #Clocks    |  |
|-----------|----------|-------------------------------------|--------------------------|-----------------|-------------|-------------|-------------|------------|--|
| RCALL     | k        | Relative Call Subroutine            | PC                       | PC ← PC + k + 1 |             |             | 3 / 4(4)    | 2 / 3(4)   |  |
| ICALL     |          | Indirect Call to (Z)                | PC(15:0)<br>PC(21:16)    | <b>←</b>        | Z,<br>0     | None        | 3 / 4(1)(4) | 2 / 3(1)(4 |  |
| EICALL    |          | Extended Indirect Call to (Z)       | PC(15:0)<br>PC(21:16)    | <b>←</b>        | Z,<br>EIND  | None        | 4 (1)(4)    | 3 (1)(4)   |  |
| CALL      | k        | call Subroutine                     | PC                       | ←               | k           | None        | 4 / 5(1)(4) | 3 / 4(4)   |  |
| RET       |          | Subroutine Return                   | PC                       | <b>←</b>        | STACK       | None        | 4 / 5(4)    |            |  |
| RETI      |          | Interrupt Return                    | PC                       | <b>←</b>        | STACK       | 1           | 4 / 5(4)    |            |  |
| CPSE      | Rd,Rr    | Compare, Skip if Equal              | if (Rd = Rr) PC          | <b>←</b>        | PC + 2 or 3 | None        | 1/2/3       |            |  |
| CP        | Rd,Rr    | Compare                             | Rd - Rr                  |                 |             | Z,C,N,V,S,H | 1           |            |  |
| CPC       | Rd,Rr    | Compare with Carry                  | Rd - Rr - C              |                 |             | Z,C,N,V,S,H | 1           |            |  |
| CPI       | Rd,K     | Compare with Immediate              | Rd - K                   |                 |             | Z,C,N,V,S,H | 1           |            |  |
| SBRC      | Rr, b    | Skip if Bit in Register Cleared     | if (Rr(b) = 0) PC        | <b>←</b>        | PC + 2 or 3 | None        | 1/2/3       |            |  |
| SBRS      | Rr, b    | Skip if Bit in Register Set         | if (Rr(b) = 1) PC        | <b>←</b>        | PC + 2 or 3 | None        | 1/2/3       |            |  |
| SBIC      | A, b     | Skip if Bit in I/O Register Cleared | if (I/O(A,b) = 0) PC     | <b>←</b>        | PC + 2 or 3 | None        | 1/2/3       | 2/3/4      |  |
| SBIS      | A, b     | Skip if Bit in I/O Register Set     | If (I/O(A,b) =1) PC      | <b>←</b>        | PC + 2 or 3 | None        | 1/2/3       | 2/3/4      |  |
| BRBS      | s, k     | Branch if Status Flag Set           | if (SREG(s) = 1) then PC | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRBC      | s, k     | Branch if Status Flag Cleared       | if (SREG(s) = 0) then PC | ←               | PC + k + 1  | None        | 1/2         |            |  |
| BREQ      | k        | Branch if Equal                     | if (Z = 1) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRNE      | k        | Branch if Not Equal                 | if (Z = 0) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRCS      | k        | Branch if Carry Set                 | if (C = 1) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRCC      | k        | Branch if Carry Cleared             | if (C = 0) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRSH      | k        | Branch if Same or Higher            | if (C = 0) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRLO      | k        | Branch if Lower                     | if (C = 1) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRMI      | k        | Branch if Minus                     | if (N = 1) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRPL      | k        | Branch if Plus                      | if (N = 0) then PC       | +               | PC + k + 1  | None        | 1/2         |            |  |
| BRGE      | k        | Branch if Greater or Equal, Signed  | if (N ⊕ V= 0) then PC    | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRLT      | k        | Branch if Less Than, Signed         | if (N ⊕ V= 1) then PC    | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRHS      | k        | Branch if Half Carry Flag Set       | if (H = 1) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRHC      | k        | Branch if Half Carry Flag Cleared   | if (H = 0) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRTS      | k        | Branch if T Flag Set                | if (T = 1) then PC       | +               | PC + k + 1  | None        | 1/2         |            |  |
| BRTC      | k        | Branch if T Flag Cleared            | if (T = 0) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRVS      | k        | Branch if Overflow Flag is Set      | if (V = 1) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRVC      | k        | Branch if Overflow Flag is Cleared  | if (V = 0) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRIE      | k        | Branch if Interrupt Enabled         | if (I = 1) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
| BRID      | k        | Branch if Interrupt Disabled        | if (I = 0) then PC       | <b>←</b>        | PC + k + 1  | None        | 1/2         |            |  |
|           |          | Data                                | Transfer Instructions    |                 |             |             |             |            |  |
| MOV       | Rd, Rr   | Copy Register                       | Rd                       | <b>←</b>        | Rr          | None        | 1           |            |  |
| MOVW      | Rd, Rr   | Copy Register Pair                  | Rd+1:Rd                  | <b>←</b>        | Rr+1:Rr     | None        | 1 (1)       |            |  |
| LDI       | Rd, K    | Load Immediate                      | Rd                       | <b>←</b>        | к           | None        | 1           |            |  |
| LDS       | Rd, k    | Load Direct from data space         | Rd                       | <b>←</b>        | (k)         | None        | 2(1)(4)     | 2(4)(5)    |  |
| LD        | Rd, X    | Load Indirect                       | Rd                       | <b>←</b>        | (X)         | None        | 2(2)(4)     | 1(4)(5)    |  |



| Mnemonics | Operands | Description  | Opera   | ation    |                     | Flags | #Clocks             | #Clock:<br>XMEGA |
|-----------|----------|--|---|----------|---------------------|-------|---------------------|------------------|
| LD        | Rd, X+   | Load Indirect and Post-Increment                   | Rd<br>X                                       | <b>←</b> | (X)<br>X + 1        | None  | 2(2)(4)             | 1(4)(5)          |
| LD        | Rd, -X   | Load Indirect and Pre-Decrement                    | $X \leftarrow X - 1$ ,<br>$Rd \leftarrow (X)$ | <b>←</b> | X - 1<br>(X)        | None  | 2 <sup>(2)(4)</sup> | 2(4)(5)          |
| LD        | Rd, Y    | Load Indirect                                      | Rd ← (Y)                                      | <b>←</b> | (Y)                 | None  | 2(2)(4)             | 1 (4)(5)         |
| LD        | Rd, Y+   | Load Indirect and Post-Increment                   | Rd<br>Y                                       | <b>←</b> | (Y)<br>Y + 1        | None  | 2(2)(4)             | 1 (4)(5)         |
| LD        | Rd, -Y   | Load Indirect and Pre-Decrement                    | Y<br>Rd                                       | <b>←</b> | Y - 1<br>(Y)        | None  | 2(2)(4)             | 2(4)(5)          |
| LDD       | Rd, Y+q  | Load Indirect with Displacement                    | Rd  | <b>←</b> | (Y + q)             | None  | 2(1)(4)             | 2(4)(5)          |
| LD        | Rd, Z    | Load Indirect                                      | Rd  | 4        | (Z)                 | None  | 2(2)(4)             | 1 (4)(5)         |
| LD        | Rd, Z+   | Load Indirect and Post-Increment                   | Rd<br>Z                                       | <b>←</b> | (Z),<br>Z+1         | None  | 2(2)(4)             | 1(4)(5)          |
| LD        | Rd, -Z   | Load Indirect and Pre-Decrement                    | Z<br>Rd                                       | <b>←</b> | Z - 1,<br>(Z)       | None  | 2(2)(4)             | 2(4)(5)          |
| LDD       | Rd, Z+q  | Load Indirect with Displacement                    | Rd  | <b>←</b> | (Z + q)             | None  | 2(1)(4)             | 2(4)(5)          |
| STS       | k, Rr    | Store Direct to Data Space                         | (k)   | <b>←</b> | Rd                  | None  | 2(1)(4)             | 2(4)             |
| ST        | X, Rr    | Store Indirect                                     | (X)   | ←        | Rr                  | None  | 2(2)(4)             | 1(4)             |
| ST        | X+, Rr   | Store Indirect and Post-Increment                  | (X)<br>X                                      | <b>←</b> | Rr,<br>X + 1        | None  | 2(2)(4)             | 1 <sup>(4)</sup> |
| ST        | -X, Rr   | Store Indirect and Pre-Decrement                   | X<br>(X)                                      | <b>←</b> | X - 1,<br>Rr        | None  | 2(2)(4)             | 2(4)             |
| ST        | Y, Rr    | Store Indirect                                     | (Y)   | <b>←</b> | Rr                  | None  | 2(2)(4)             | 1(4)             |
| ST        | Y+, Rr   | Store Indirect and Post-Increment                  | (Y)<br>Y                                      | ÷        | Rr,<br>Y + 1        | None  | 2(2)(4)             | 1(4)             |
| ST        | -Y, Rr   | Store Indirect and Pre-Decrement                   | Y<br>(Y)                                      | <b>←</b> | Y - 1,<br>Br        | None  | 2(2)(4)             | 2(4)             |
| STD       | Y+q, Rr  | Store Indirect with Displacement                   | (Y + q)                                       | <b>←</b> | Rr                  | None  | 2(1)(4)             | 2(4)             |
| ST        | Z, Rr    | Store Indirect                                     | (Z)   | <b>←</b> | Br                  | None  | 2(2)(4)             | 1(4)             |
| ST        | Z+, Rr   | Store Indirect and Post-Increment                  | (Z)<br>Z                                      | <b>←</b> | Rr<br>Z+1           | None  | 2(2)(4)             | 1(4)             |
| ST        | -Z, Rr   | Store Indirect and Pre-Decrement                   | Z   | <b>←</b> | Z - 1               | None  | 2(2)(4)             | 2(4)             |
| STD       | Z+q,Rr   | Store Indirect with Displacement                   | (Z + q)                                       | <b>←</b> | Br                  | None  | 2(1)(4)             | 2(4)             |
| LPM       |          | Load Program Memory                                | R0  | <b>←</b> | (Z)                 | None  | 3(3)                | 3                |
| LPM       | Rd, Z    | Load Program Memory                                | Rd  | <b>←</b> | (Z)                 | None  | 3(3)                | 3                |
| LPM       | Rd, Z+   | Load Program Memory and Post-<br>Increment         | Rd<br>Z                                       | <b>←</b> | (Z),<br>Z + 1       | None  | 3(3)                | 3                |
| ELPM      |          | Extended Load Program Memory                       | R0  | <b>←</b> | (RAMPZ:Z)           | None  | 3(1)                |                  |
| ELPM      | Rd, Z    | Extended Load Program Memory                       | Rd  | <b>←</b> | (RAMPZ:Z)           | None  | 3 <sup>(1)</sup>    |                  |
| ELPM      | Rd, Z+   | Extended Load Program Memory and<br>Post-Increment | Rd<br>Z                                       | <b>←</b> | (RAMPZ:Z),<br>Z + 1 | None  | 3 <sup>(1)</sup>    |                  |
| SPM       |          | Store Program Memory                               | (RAMPZ:Z)                                     | <b>←</b> | R1:R0               | None  | _ (1)               |                  |
| SPM       | Z+       | Store Program Memory and Post-<br>Increment by 2   | (RAMPZ:Z)<br>Z                                | <b>←</b> | R1:R0,<br>Z+2       | None  |                     | 12               |
| IN        | Rd, A    | In From I/O Location                               | Rd  | <b>←</b> | I/O(A)              | None  | 1                   |                  |
| OUT       | A, Rr    | Out To I/O Location                                | I/O(A)  | <b>←</b> | Rr                  | None  | 1                   | ,                |
| PUSH      | Rr       | Push Register on Stack                             | STACK   | <b>←</b> | Rr                  | None  | 2 <sup>(1)</sup>    | 1(4)             |
| POP       | Rd       | Pop Register from Stack                            | Rd  | <b>←</b> | STACK               | None  | 2(1)                | 2(4)             |

| Mnemonics | Operands | Description                     | Opera                 | ation                |                         | Flags     | #Clocks | #Clock:<br>XMEGA |
|-----------|----------|---------------------------------|-----------------------|----------------------|-------------------------|-----------|---------|------------------|
|           |          | Bit and Bit                     | t-test Instructions   |                      |                         |           |         |                  |
| LSL       | Rd       | Logical Shift Left              | Rd(n+1)<br>Rd(0)<br>C | <b>← ←</b>           | Rd(n),<br>0,<br>Rd(7)   | Z,C,N,V,H | 1       |                  |
| LSR       | Rd       | Logical Shift Right             | Rd(n)<br>Rd(7)<br>C   | <b>+ +</b>           | Rd(n+1),<br>0,<br>Rd(0) | Z,C,N,V   | 1       |                  |
| ROL       | Rd       | Rotate Left Through Carry       | Rd(0)<br>Rd(n+1)<br>C | <b>← ←</b>           | C,<br>Rd(n),<br>Rd(7)   | Z,C,N,V,H | 1       |                  |
| ROR       | Rd       | Rotate Right Through Carry      | Rd(7)<br>Rd(n)<br>C   | <b>←</b><br><b>←</b> | C,<br>Rd(n+1),<br>Rd(0) | Z,C,N,V   | 1       |                  |
| ASR       | Rd       | Arithmetic Shift Right          | Rd(n)                 | <b>←</b>             | Rd(n+1), n=06           | Z,C,N,V   | 1       |                  |
| SWAP      | Rd       | Swap Nibbles                    | Rd(30)                | $\leftrightarrow$    | Rd(74)                  | None      | 1       |                  |
| BSET      | s        | Flag Set                        | SREG(s)               | <b>←</b>             | 1                       | SREG(s)   | 1       |                  |
| BCLR      | s        | Flag Clear                      | SREG(s)               | <b>←</b>             | 0                       | SREG(s)   | 1       |                  |
| SBI       | A, b     | Set Bit in I/O Register         | I/O(A, b)             | <b>←</b>             | 1                       | None      | 2       | 1                |
| СВІ       | A, b     | Clear Bit in I/O Register       | I/O(A, b)             | <b>←</b>             | 0                       | None      | 2       | 1                |
| BST       | Rr, b    | Bit Store from Register to T    | Т                     | <b>←</b>             | Rr(b)                   | т         | 1       |                  |
| BLD       | Rd, b    | Bit load from T to Register     | Rd(b)                 | <b>←</b>             | т                       | None      | 1       |                  |
| SEC       |          | Set Carry                       | С                     | <b>←</b>             | 1                       | С         | 1       |                  |
| CLC       |          | Clear Carry                     | С                     | <b>←</b>             | 0                       | С         | 1       |                  |
| SEN       |          | Set Negative Flag               | N                     | <b>←</b>             | 1                       | N         | 1       |                  |
| CLN       |          | Clear Negative Flag             | N                     | <b>←</b>             | 0                       | N         | 1       |                  |
| SEZ       |          | Set Zero Flag                   | Z                     | <b>←</b>             | 1                       | Z         | 1       |                  |
| CLZ       |          | Clear Zero Flag                 | Z                     | <b>←</b>             | 0                       | Z         | 1       |                  |
| SEI       |          | Global Interrupt Enable         | 1                     | <b>←</b>             | 1                       | 1         | 1       |                  |
| CLI       |          | Global Interrupt Disable        | 1                     | <b>←</b>             | 0                       | 1         | 1       |                  |
| SES       |          | Set Signed Test Flag            | S                     | <b>←</b>             | 1                       | s         | 1       |                  |
| CLS       |          | Clear Signed Test Flag          | S                     | <b>←</b>             | 0                       | s         | 1       |                  |
| SEV       |          | Set Two's Complement Overflow   | ٧                     | <b>←</b>             | 1                       | V         | 1       |                  |
| CLV       |          | Clear Two's Complement Overflow | V                     | <b>←</b>             | 0                       | V         | 1       |                  |
| SET       |          | Set T in SREG                   | Т                     | <b>←</b>             | 1                       | т         | 1       |                  |
| CLT       |          | Clear T in SREG                 | Т                     | -                    | 0                       | Т         | 1       |                  |
| SEH       |          | Set Half Carry Flag in SREG     | Н                     | <b>←</b>             | 1                       | н         | 1       |                  |
| CLH       |          | Clear Half Carry Flag in SREG   | н                     | <b>←</b>             | 0                       | н         | 1       |                  |
|           |          | MCU Con                         | trol Instructions     |                      |                         |           |         |                  |
| BREAK     |          | Break                           | (See specific des     | scr. fo              | r BREAK)                | None      | 1(1)    |                  |
| NOP       |          | No Operation                    |                       |                      |                         | None      | 1       |                  |
| SLEEP     |          | Sleep                           | (see specific de      | scr. fe              | or Sleep)               | None      | 1       |                  |
| WDR       |          | Watchdog Reset                  | (see specific de      | escr. f              | or WDR)                 | None      | 1       |                  |

#### NOTE:

- (1) Questa istruzione non è disponibile in tutti i dispositivi. Fare riferimento al datasheet del dispositivo specifico.
- (2) Non tutte le varianti di questa istruzione sono disponibili in tutti i dispositivi. Fare riferimento al datasheet del dispositivo specifico.
- (3) Non tutte le varianti dell'istruzione LPM sono disponibili in tutti i dispositivi. Fare riferimento al datasheet del dispositivo specifico.
- (4) I cicli di clock per l'accesso alla memoria dati fanno riferimento alla memoria dati interna del dispositivo e non sono validi in caso di utilizzo di una memoria esterna.
- (5) In caso di accesso alla SRAM interna si deve considerare un ciclo in più.



### GENERATORE DIBARRE VIDEO

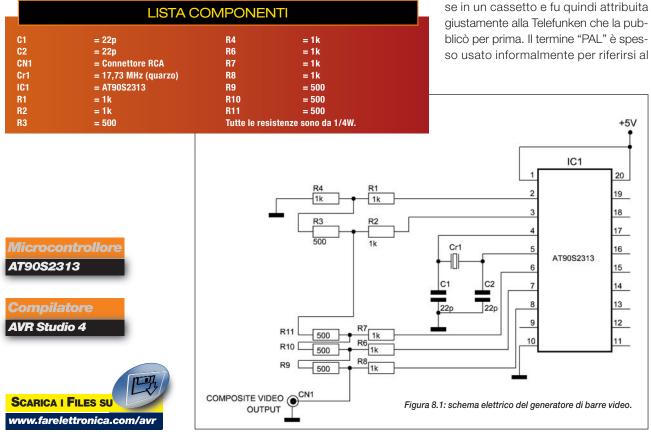
Con un AT90S2313
e pochi altri
componenti aggiuntivi
potrete realizzare
questo semplicissimo
generatore
di barre video
in standard PAL

I circuito è basato su un AT90S2313 operante a 17.734475MHz ed i segnali digitali generati dal micro vengono convertiti in analogico da una semplice rete R2R a 10 resistori. La frequenza di lavoro è oltre il 77% di quella supportata dal micro. Per poche ore di funzionamento il micro non ne risentirà, ma se volete usare il circuito per periodi prolungati è consigliato passare ad un microcontrollore operante a frequenza più elevata. Collegando il circuito alla presa scart del televisore verranno visualizzate a video cinque barre colorate verticali. Se decidete di modificare il file sorgente tenete conto del numero di cicli istruzione in quanto aggiungendo o rimuo-

vendo istruzioni andrete a modificare i tempi di esecuzione del programma che potrebbe in questo modo generare una immagine poco stabile.

#### Lo standard PAL

II Phase Alternating Line o PAL è un metodo di codifica del colore utilizzato nella televisione, usato da gran parte del mondo. Fanno eccezione il continente americano, alcune nazioni dell'est asiatico, parte del Medio Oriente, dell'Europa orientale e la Francia. Il PAL fu sviluppato in Germania da Walter Bruch, che lavorava alla Telefunken, e fu usato per la prima volta nel 1967. Alle stesse conclusioni, nello stesso periodo dei tedeschi arrivò anche una squadra di tecnici RAI nei laboratori di Torino, ma l'invenzione rimase in un cassetto e fu quindi attribuita giustamente alla Telefunken che la pubblicò per prima. Il termine "PAL" è spesso usato informalmente per riferirsi al





formato video digitale a 625 linee/50 Hz (576i, comune nei paesi europei), così come il termine "NTSC" indica spesso il formato a 525 linee/60 Hz (480i), usato in Nord America e in Giappone. Questo uso del termine è scorretto ma comunque di largo impiego, tanto che spesso i supporti DVD sono etichettati come "PAL" o "NTSC" anche se dal punto di vista tecnico sul DVD non c'è un segnale a colori composito codificato PAL. È importante sottolineare il fatto che il termine PAL non indica numeri di linee o frequenze di scansione, ma indica esclusivamente il sistema usato per la codifica dei colori della sottoportante. Per contrasto, lo standard NTSC definisce il numero di linee e dei semiquadri. Nell'uso comune, quindi, si considera come PAL un formato video interlacciato a 625 linee orizzontali, dove 50 semiquadri formano 25 fotogrammi al secondo, con una frequenza di 50 Hz, che andrebbe più comunemente chiamato CCIR 601. Per realizzare un'immagine conforme allo standard PAL con un programma di elaborazione d'immagini, le dimensioni devono essere di 720 pixel in orizzontale e di 576 pixel in verticale, con una risoluzione di 72 pixel/pollice, considerando che esistono dei margini oltre i quali l'immagine non viene visualizzata sullo schermo televisivo e dei margini al di fuori dei quali è meglio non posizionare testi. Per una corretta visualizzazione è fondamentale che all'immagine sia applicato un filtro di interlacciamento. Il formato è un'evoluzione dell'NTSC e possiede una portante di luminanza (luma) di 3,5 MHz di banda passante su cui viene sommata una sottoportante di crominanza (croma) di 4,43361875 MHz. La portante luma (Y) è formata da:

0,30 R + 0,59 G + 0,11 B.

La sottoportante croma viene modulata vettorialmente con le sole componenti R-Y e B-Y e da esse in fase di demodulazione viene ricostruita la componente G-Y. Lo standard che definisce il sistema PAL fu pubblicato dall'Unione Internazionale delle Telecomunicazioni nel 1998 con il titolo "Recommendation ITU-R BT.470-6, Conventional Television Systems".

# SAI CHE PUOI SCARICARE GLI ARTICOLI IN PDF?

basta iscriversi al Club di Fare Elettronica!

Visita www.farelettronica.com/club



#### GLI ARTICOLI DISPONIBILI

- **CUBLOC pilotare i display CLCD**
- Pannello luminoso a matrice di led (parte I)
- Ampli Sempli
- Driver di potenza per motori passo
- Amplificatore per casse VM 32
- Amplificatore 50+50W per auto e casa
- Amplificatore mobile PA 100 W
- Generatore di effetti sonori bitonali
- Sat finder
- ■■ Vitamina C (parte VIII)
- == Frequenzimetro digitale
- Frequenzimetro digitale BF 4,5 digit led
- == Elettronicando (tutto il corso completo)
- Progettazione e realizzazione
  di un filtro ADSL centralizzato
- Mikrobasic (parte I-IV)
- Equalizzatore Grafico Parametrico
- == Applausometro elettronico
- Frequenzimetro LCD da 150 MHz
- ■■ Modulo Dj
- Truccavoce
- Generatore di funzioni
- Amplificatore stereo Hi-Fi valvolare
- Personal Karaoke
- Generatore di segnali AM-FM
- == Frequenzimetro IR per monitor
- A/D Converter a 24 bit
- Commutatore fax/voce 68hc11
- Costruire un generatore eolico
- ■■ Mixer stereo a quattro ingressi
- Generatore di funzioni
- Mixer Stereo

- Mixer stereo automatico per D.J.
- Orologio DCF da parete
- == Effetto eco
- Presepe elettronico multimediale
- Correttore di frequenze
- Introduzione al CUCLOC
- Usare PROTEUS (tutorial completo)
- Dispositivi di protezione
   da sovratensioni
- Amplificatore valvolare

  "Kristal" (parte I, II e III)
- Light dimmer con PIC12F629A
- Un insolito circuito VOX
- DDS: Generatore di segnali a frequenza variabile.
- Alimentatore per microfoni Phantom
- Mixer microfonico 8 canali
- Programmiamo il CUBLOC
- Interfaccia MIDI
- Programmatore orario
- Come gestire una tastiera utilizzando un solo ingresso del PIC
- Utilizziamo i moduli displav
- a 7 segmenti con Cubloc (II)
- Economica CNC a 3 assi
- ■■ La tecnica DDS
  - (Direct Digital Synthesis)
- DDS: Generatore di toni standard
- DDS: Generatore di toni DTMF
- DDS: Riproduttore di suonerie

#### PER L'ELENCO AGGIORNATO VISITA

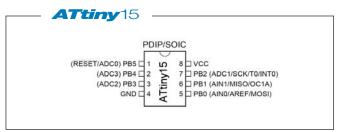
www.farelettronica.com/club

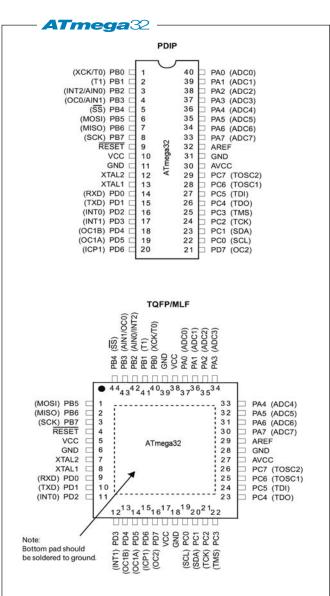


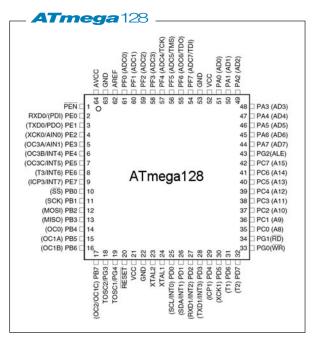


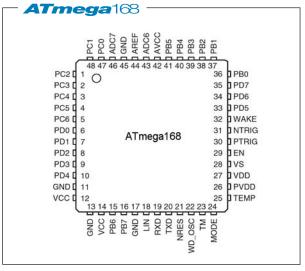
## AVR PINOUT

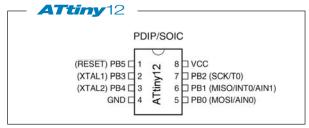
In queste pagine sono riportati i pinout dei microcontrollori AVR utilizzati in questo volume.

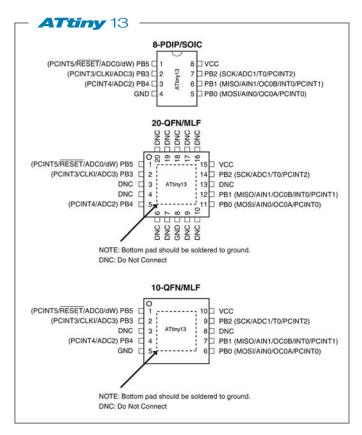


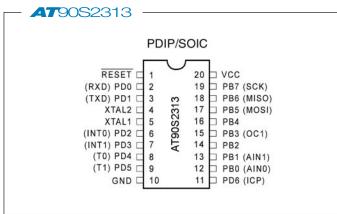


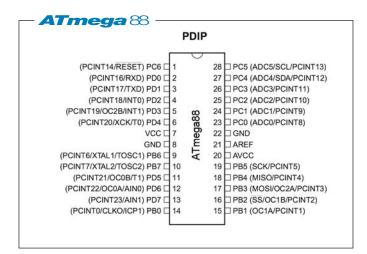


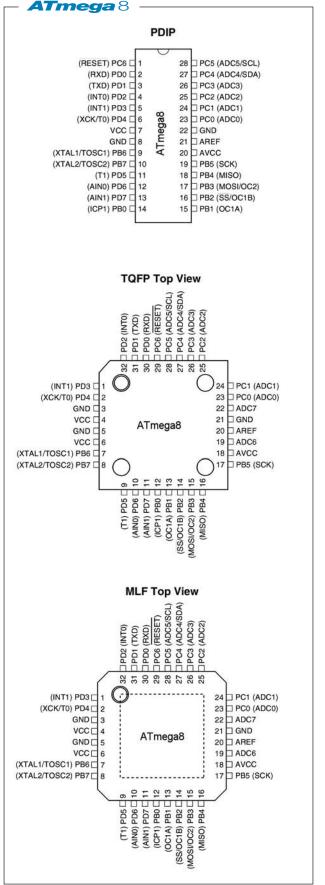












# AVR PROJECTS

Ecco un circuito
per realizzare
un contagiri
elettronico basato
su un sensore
ad infrarossi

Compilatore
Codevision AVR

Microcontrollore
AT90S2313



## **CONTAGIRI**

I sensore impiegato in questo circuito emette un raggio di luce ad infrarossi che può essere riflesso o meno dagli oggetti vicini. Il sensore riconosce che un oggetto è nelle vicinanze in quanto riesce a captare il raggio

Con questo metodo risulta piuttosto semplice misurare i giri dell'albero del trapano, la velocità di rotazione della ventola del vostro PC e in tutte quelle applicazioni in cui non è possibile installare un sensore sulle parti rotanti. La **figura 9.1** riporta le caratteristiche del sensore prodotto da Fairchild. Il circuito non richiede particolari ta-

rature, sarà sufficiente orientare il fascio ad infrarossi emesso dal sensore verso la parte in movimento di cui si vuol misurare la velocità di rotazione. Il numero di giri rilevato viene visualizzato su 4 cifre realizzate con display a 7 segmenti. I 4 display dono pilotati in multiplex consentendo così l'utilizzo di sole sette linee dati per il pilotaggio di tutte le 4 cifre. Nello schema è inoltre previsto un connettore per la porta seriale a cui è sufficiente aggiungere un transceiver RS232 per avere una porta seriale perfettamente funzionante e utilizzabile per lo scambio dati con un PC.

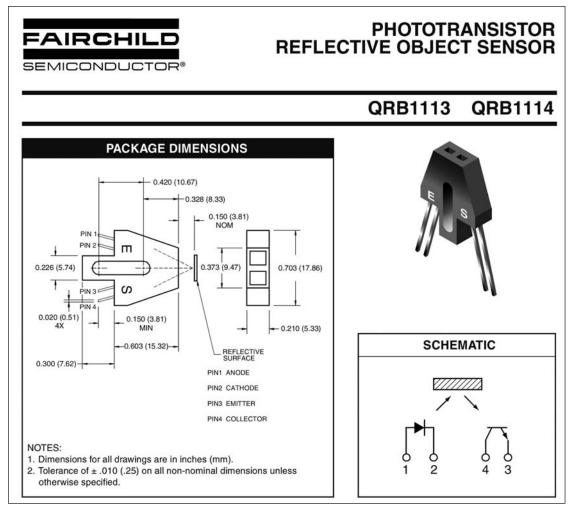
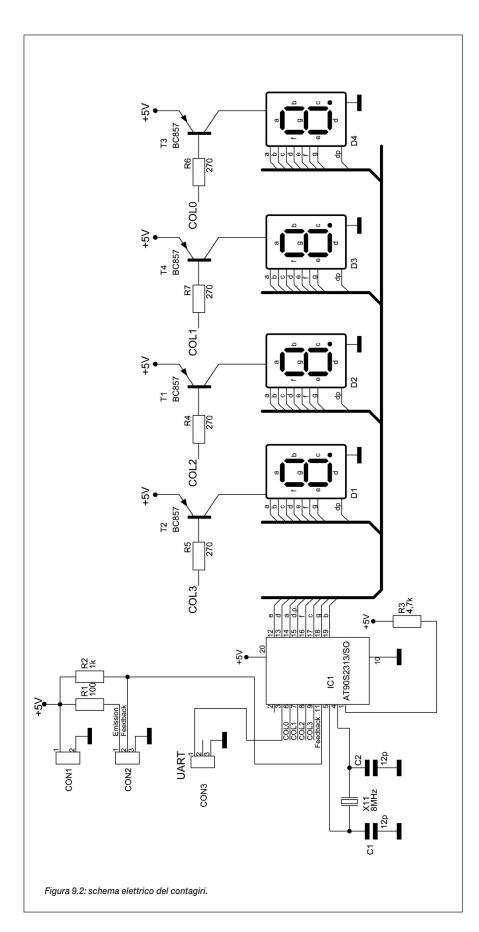


Figura 9.1: caratteristiche del sensore QRB113.









## SVEGLIACON **LCD GRAFICO**

Un orologio realizzato con un ATmega32 ed un display LCD grafico. La particolarità? La gestione intelligente della retroilluminazione del display

¶ orologio presentato in questo progetto presenta una particolarità introvabile nei modelli commerciali: la gestione della retroilluminazione. E' possibile infatti impostare un intervallo di tempo entro il quale la retroilluminazione è attiva ed un livello di intensità luminosa dell'ambiente al di sopra della quale la retroilluminazione si attiva automaticamente. Potrete ad esempio disattivare la retroilluminazione nelle ore notturne in modo che la luce del display non disturbi il vostro sonno, ma se vi alzate in piena notte ed accendete la luce la retroilluminazione si attiverà automaticamente rendendo visibile l'orario.

Il funzionamento è piuttosto intuitivo: il pulsante ENTER consente di accedere al menu all'interno del quale ci si sposta con i pulsanti UP/DOWN. Una volta scelta la voce di menu vi si accede con il tasto ENTER. Dal menu è possibile impostare, oltre all'orario e la data, anche gli orari di accensione e spegnimento della retroilluminazione nonché il livello di luminosità oltre il quale la stessa retroilluminazione si attiva. I valori impostati per la retroilluminazione vengono salvati nella EE-PROM del micro cosicché qualora venisse a mancare la tensione di alimen-

tazione non sarà necessario impostare nuovamente questi valori.

Per rimettere l'ora premere EN-TER quindi con il tasto DOWN muoversi di una linea verso il basso e confermare ancora con ENTER. A questo punto le ore lampeggiano e possono essere impostate con i tasti UP/DOWN. Confermando con ENTER lampeggeranno i minuti. Regolate i minuti come già descritto in precedenza e confermate il valore con EN-TER. Allo stesso modo si possono impostare il giorno, il mese e l'anno. Lo schema elettrico del progetto è riportato in figura 10.1: il cuore del sistema è un ATmega32 la cui struttura interna è riportata in figura 10.2. Potete migliorare il progetto inserendo una batteria di

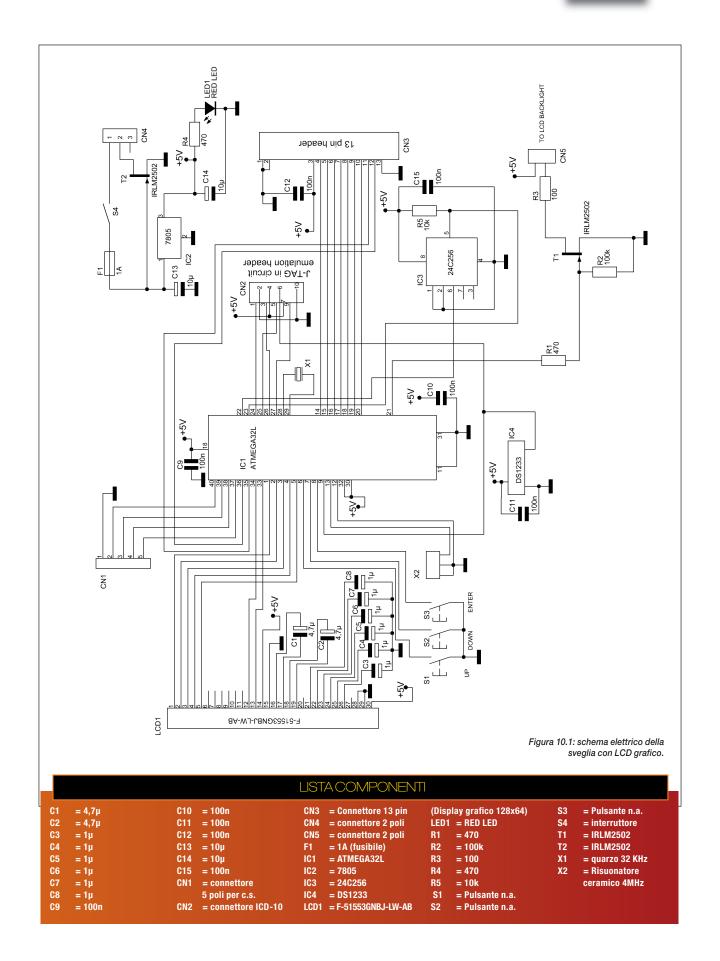
ATmega32

WinAVR



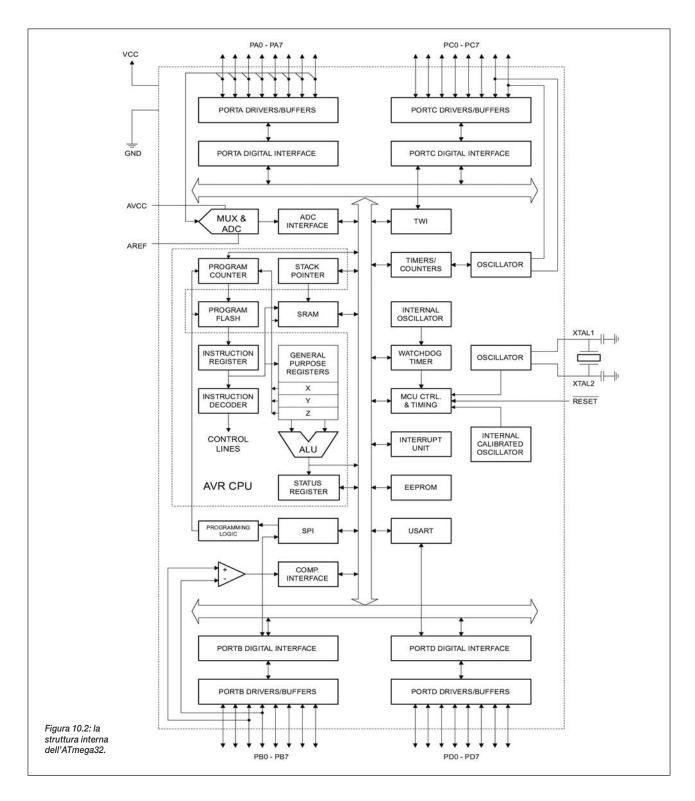


## project







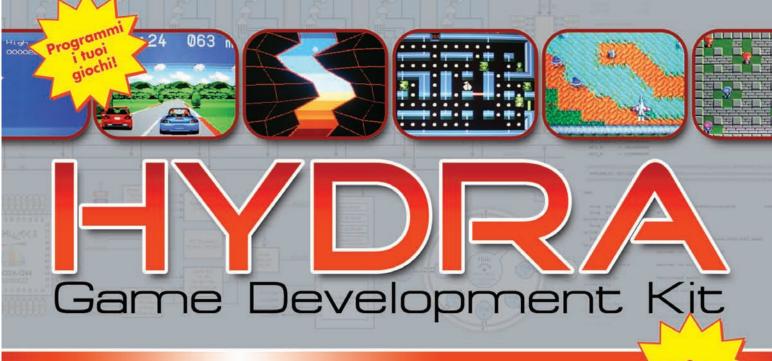


canza della tensione di rete. Per l'uso della batteria è consigliabile ridurre al massimo i tempi in cui la retroilluminazione resta attiva per non limitare la durata della batteria stessa. Altra modifica che può essere fatta è l'utilizzo

di una membrana touch screen per l'interazione con l'utente. In questo caso dovranno essere previste sul display i tasti virtuali in corrispondenza delle voci del menu e le routine di gestione del touch screen. Ovviamente

l'uso di un display con touch screen permette di evitare l'uso dei pulsanti meccanici esterni.

Per ulteriori informazioni sull'uso delle membrane touch screen si veda il progetto numero 16. ■



Progetta giochi, grafica ed applicazioni multimediali con il Propeller™ Powered HYDRA™ Game Console. Per utilizzare questo kit è richiesta solo una piccola esperienza di programmazione BASIC, C o similari. Tutto l'hardware e il software è incluso, insieme ad un bellissimo libro sulla programmazione di giochi con il Propeller nel linguaggio Spin™ e assembly. Inoltre, l'hardware HYDRA è descritto dettagliatamente mediante schemi, descrizioni, e suggerimenti che permettono di utilizzare appieno tutte le risorse, inclusa la sua porta di espansione e la scheda per i giochi. Questo è quanto troverai all'interno...

- Software IDE per il Propeller
- Descrizione approfondita del Propeller a livello dei registri
- Programmazione in linguaggio Spin
- Programmazione in Assembly
- Architttura di HYDRA e descrizione dei circuiti
- Grafica 2D e programmazione animata
- Algoritmi dei giochi e pattern software
- Programmazione dei suoni mediante tecniche PCM
- Programmazione dei dispositivi di input: tastiera, mouse e game controller
- Tecniche di ottimizzazione per la programmazione dei giochi
- Modellazione fisica di base per i giochi
- Tecniche di intelligenza artificiale
- Matematica per i giochi: vettori e trasformazioni affini
- Dozzine di demo per sperimentare tutti i topics discussi

Ordina I'HYDRA Game Development Kit (cod. 32360 EUR 225,00) online su www.elettroshop.com

o chiama il numero 02-66504794



(codice 32360; EUR 225,00)



PARALLAX Z

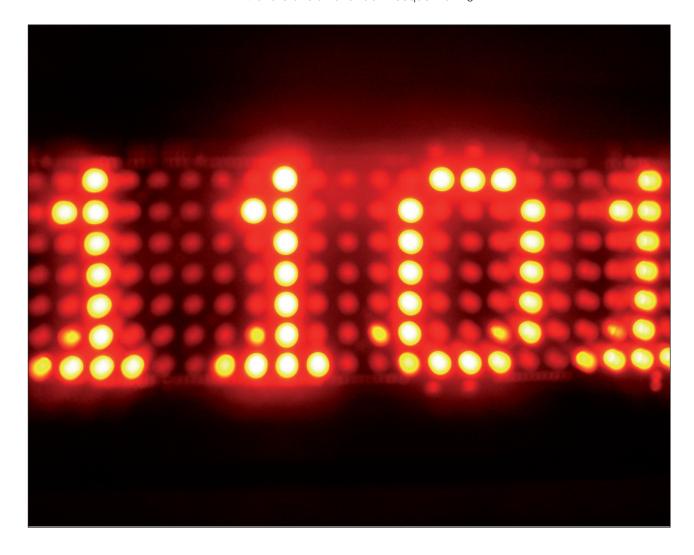
Propeller e Spin sono marchi registrati da Parallax Inc. HYDRA è un marchio registrato da Nurve Networks LCC.



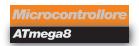
### TESTO SCORREVOLE

Con questo semplice progetto potrete visualizzare dei testi scorrevoli su una matrice di LED 15x7 n minipannello a scritte scorrevoli realizzato con 105 LED ed un ATmega8. Ciascuna riga e colonna è pilotata da un transistor che fornisce la corrente necessaria a pilotare tutti i LED connessi. I transistors sono a loro volta pilotati dal microcontrollore che azionando in sequenza

ogni singola colonna crea l'effetto di testo scorrevole. La velocità di scorrimento, il senso ed il testo da visualizzare possono essere impostati via software. Inoltre il pannello è modulare per cui si possono aggiungere altre matrici di LED per aumentare la lunghezza del testo visualizzato.











#### LISTA COMPONENTI = MEGA8-P LED1-LED105= LED rosso 5mm COL13 COL14 COL12 COL12 COL11 COLO COLO COLS COLS COLS COLS = 33kR2 =33kR3 =33kR4 =33kMEGA8-P R5 =33kR6 =33k=33k**R7** $\overline{c}$ T1 - T22 = 2N1711COL7 COL6 CED105 LED15 TED30 CED49 CED60 92037 ED90 COL14 N LED104 ED44 COL13 N N N N CÔL11 CÔL12 ₩ ED12 ightharpoonup12037 <u>\*</u> N. Control COL10 ED10 TEDS2 ED40 ED22 0Z037 ED85 LED100 ED9 N N M 69037 M COL9 **N** \* N COL8 Ň COL7 TED. **1** ₩ COLE rED9 LED36 LEDS1 rEDee LED81 7ED96 COLS rep3e CED20 N COL3 LED32 LED62 LED? LED47 coL1 LED31 92037 TED. N T22 33 33, 33 33 • 50 RIGAO RIGA1 RIGA2 RIGA4 RIGA5 RIGA3 RIGA6 Figura 11.1: schema elettrico del progetto



## TOUCH SWITCH

Un interruttore tattile il cui funzionamento è basato sui tempi di carica e scarica di un condensatore autocostruito

I principio di funzionamento di questo progetto si basa sul tempo di scarica di un condensatore. Il microcontrollore carica la capacità (che è l'elemento sensibile dell'interruttore touch) che poi si scarica attraverso una resistenza. Il tempo di scarica dipende dalla capacità per cui misurando questo tempo attraverso il micro è possibile risalire al valore della capacità. Ovviamente il valore della capacità varia a seconda che si tocchi o meno il sensore. Il sensore è costituito da una basetta in vetronite per circuiti stampati monofaccia di circa 3x3cm su cui è stato praticato un taglio che divide lo strato di rame in due zone a cui sono saldati due terminali. E' consigliabile ricoprire il rame con uno strato di

nastro adesivo al fine di evitare interferenze di tipo resistivo.

La figura 12.1 mostra lo schema elettrico del progetto. In fase di taratura è possibile variare il valore della resistenza di carica/scarica qualora il tempo di carica e scarica siano troppo lunghi o troppo brevi. Un valore maggiore di resistenza allungherà i tempi citati. L'uscita in questo caso pilota un relè ma è anche possibile pilotare altri dispositivi (LED, Buzzer, ecc...) avendo cura di utilizzare la dovuta circuiteria di interfaccia.

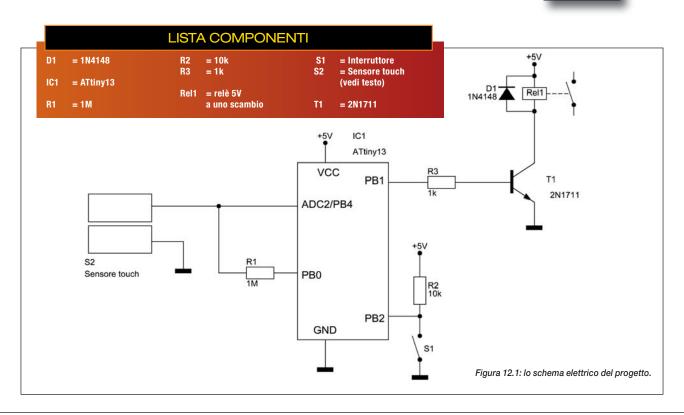
Potrete utilizzare questo schema per realizzare un tasto di trasmissione morse per radioamatori senza alcuna parte meccanica in movimento!











### I migliori **robots** del web dal **produttore** leader



per principianti da 8 anni in su, questo robot programmabile è completamente da assemblare. Viene fornito con un microcontrollore Basic Stamp 2. Il robot è gia pre-programmato con 8 demo: evitare oggetti, seguire una linea, ricerca e molti altri.

## PARALLAX A



II robot di Boe-Bot è costruito su un telaio di alluminio

qualità che fornisce una piattaforma robusta per i servomotori ed il circuito stampato del microcontrollore. I fori e le scanalature di montaggio possono essere usati per aggiungere componenti aggiuntivi al robot (su ordinazione).



tiene alla famiglia dei robot-bipedi, cammina come una creatura umana!!! E necessario seguire le istruzioni per la costruzione e per la programmazione (3 ore per assemblarlo). Il Toddler grazie alla vasta documentazione permette di essere montato e configurato in modo semplice e veloce. A bordo del telaio viene montata una scheda (10cm x10cm) con il microcontrollore BasicStamp2 che permette di gestire i due servomotori e tutti i sensori per il movimento del robot.

Il robot Toddler appar-



un telaio di alluminio lucido di alta qualità che fornisce una piattaforma robusta per i servomotori e la scheda di controllo per il BasicStamp2/BOE. Il HexCrawler grazie alla vasta documentazione permette di essere montato e configurato in modo semplice e veloce. Una volta acquisita la padronanza nel codice di programmazione è possibile accurare i movimenti del robot secondo le proprie esigenze.



Il HexCrawle grazie alla vasta documentazione permette di essere montato e configurato in modo semplice e veloce.

Ordina il tuo robot su www.ieshop.it/robots oppure telefona allo 02.66504755



## METRO AD ULTRASUONI

Un interessante progetto per la misurazione delle distanze sfruttando la fase di un segnale ad ultrasuoni

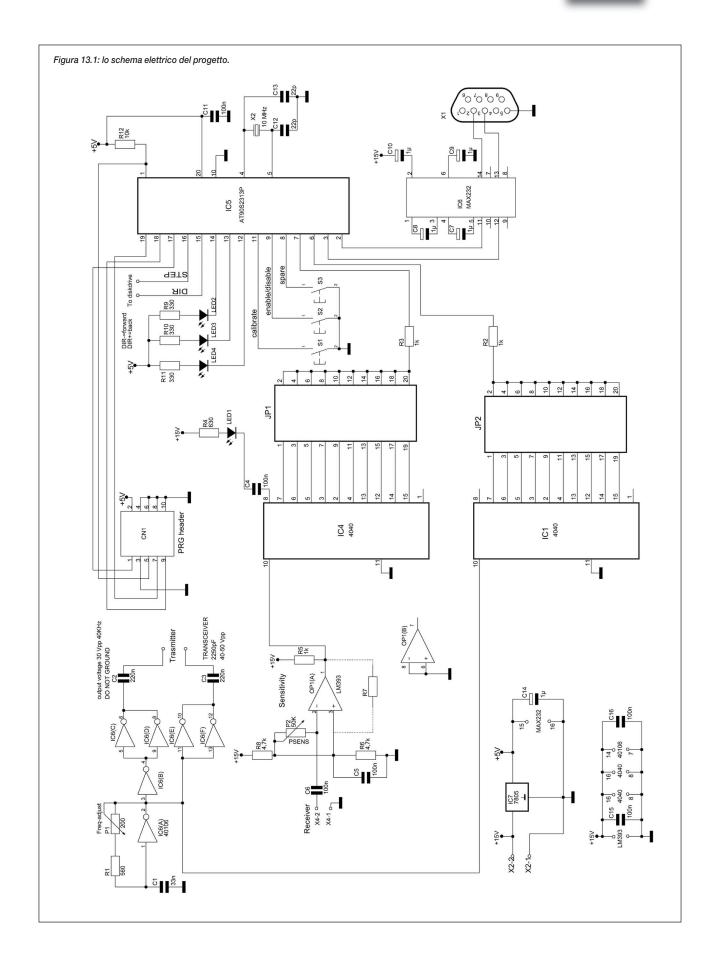
a tecnica utilizzata in questo progetto per la misurazione delle distanze è detta "phase shifting" e consiste nell'inviare un segnale costante (una sinusoide a 40KHz) e misurare la differenza di fase tra il segnale trasmesso e quello ricevuto. La differenza di fase è infatti proporzionale alla distanza percorsa dal segnale (distanza calcolata come andata più ritorno).







| LISTA C         | COMPONENTI           |
|-----------------|----------------------|
| C1              | = 33n                |
| C2              | = 220n               |
| C3              | = 220n               |
| C4              | = 100n               |
| C5              | = 100n               |
| C6<br>C7        | = 100n<br>= 1µ       |
| C8              | = 1μ<br>= 1μ         |
| C9              | = 1µ                 |
| C10             | = 1µ                 |
| C11             | = 100n               |
| C12<br>C13      | = 22p<br>= 22p       |
| C14             | = 22p<br>= 1µ        |
| C15             | = 100n               |
| C16             | = 100n               |
| CN1             | = Connettore 10 poli |
| IC1, IC4        | = CD4040             |
| IC5             | = AT90S2313P         |
| IC6             | = MAX232             |
| IC7             | = 7805               |
| IC6             | = CD40106            |
| JP1-JP2         | = Jumpers 10 vie     |
| LED1            | = LED 5mm            |
| LED2            | = LED 5mm            |
| LED3            | = LED 5mm            |
| LED4            | = LED 5mm            |
| 0P1             | = LM393              |
| P1              | = 200 (trimmer)      |
| P2              | = 50K (trimmer)      |
| R1              | = 560                |
| R2<br>R3        | = 1k<br>= 1k         |
| R4              | = 630                |
| R5              | = 1k                 |
| R6              | = 4,7k               |
| R7              | = 1k                 |
| R8<br>R9        | = 4,7k<br>= 330      |
| R10             | = 330<br>= 330       |
| R11             | = 330                |
| R12             | = 10k                |
| <b>S1</b>       | = pulsante n.a.      |
| \$2             | = pulsante n.a.      |
| <b>S</b> 3      | = pulsante n.a.      |
| X1<br>(femmina) | = Connettore DB9     |
| X2              | = Quarzo 10 MHz      |





### MONITOR PER BATTERIE

Questo circuito
effettua la scarica
di una batteria
monitorando
tutti i parametri in
modo da ricostruire
la curva caratteristica
e la resistenza interna

n circuito per la diagnosi accurata di batterie ricaricabili, siano esse alkaline, Ni-Ca o Ni-MH. La scarica avviene con una corrente appositamente calibrata ed il micro acquisisce i dati di tensione e corrente in modo da poter ricostruire la curva caratteristica.

Il circuito è dotato anche di una porta seriale RS232 che consente la comunicazione con un PC attraverso un programma di emulazione di terminale. Le impostazioni della porta devono essere: 9600-8-N-1 senza alcun controllo di flusso. All'accensione il circuito trasmette sulla seriale il testo

- di firmware
- ▼ lettura della tensione (valore da 0000 a 1023)
- t lettura della temperatura (valore da 0000 a 1023)
- r lettura del valore PWM (valore da 0000 a 1023)
- p impostazione del PWM (valore da 0000 a 1023)
- w scrittura del puntatore ee\_adr (valore da 0000 a 0255)
- d scrittura del dato ee\_data alla locazione puntata dal puntatore e ee\_adr++ (valore da 0000 a 0255)
- q lettura del dato



\*iPowerup<CR> che si rivela utile per individuare eventuali interruzioni dell'alimentazione durante il processo di scarica.

Tutti i comandi inviati al circuito attraverso il terminale devono iniziare con il carattere \* seguito dal comando vero e proprio. I comandi possibili sono i seguenti:

i informazioni sulla versione

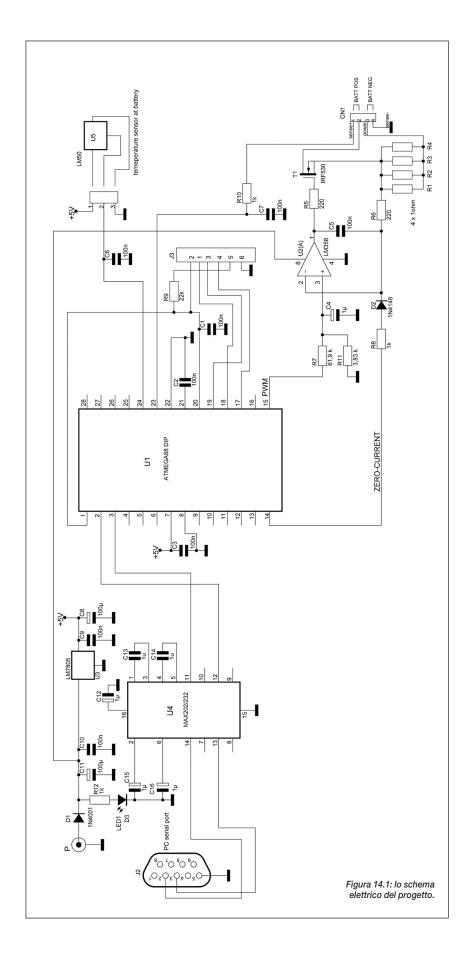
- ee\_data alla locazione puntata dal puntatore e ee\_adr++ (valore da 0000 a 0255)
- abilitazione della corrente di scarica
- disabilitazione della corrente di scarica

Ad esempio inviando il comando \*i il circuito risponde con \*iV1.01 10 November 2008 OZ2CPU<CR>.



Compilatore Bascom AVR





| LIST      | A COMPONENTI       |
|-----------|--------------------|
| C1        | = 100n             |
| C2        | = 100n             |
| C3        | = 100n             |
| C4        | = 1µ/25V           |
| C5        | = 100n             |
| C6        | = 100n             |
| <b>C7</b> | = 100n             |
| C8        | = 100µ/25V         |
| C9        | = 100n             |
| C10       | = 100n             |
| C11       | = 100µ/25 <b>V</b> |
| C12       | = 1µ/25V           |
| C13       | = 1u/25V           |
| C14       | = 1u/25V           |
| C15       | = 1µ/25V           |
| C16       | = 1µ/25 <b>V</b>   |
| D1        | = 1N4001           |
| D2        | = 1N4148           |
| D3        | = LED 5mm          |
| J2        | = connettore DB9   |
|           | (femmina)          |
| J3        | = connettore ICD-6 |
| Р         | = Connettore RCA   |
| R1        | = 1ohm 1% 1/4W     |
| R2        | = 1ohm 1% 1/4W     |
| R3        | = 1ohm 1% 1/4W     |
| R4        | = 1ohm 1% 1/4W     |
| R5        | = 220 ohm 1/4W     |
| R6        | = 220 ohm 1/4W     |
| R7        | = 61,9 Kohm 1/4W   |
| R8        | = 1 Kohm 1/4W      |
| R9        | = 22 Kohm 1/4W     |
| R10       | = 1 Kohm 1/4W      |
| R11       | = 3,83 Kohm 1/4W   |
| R12       | = 1 Kohm 1/4W      |
| TI .      | = IRF530           |
| U1        | = ATMEGA88 DIP     |
| U3        | = LM7805           |
| U4        | = MAX202/232       |
| U5        | = LM50             |
| U2(A)     | = LM358            |



# LAMPADA DA CAMPEGGIO

# a LED

Una modifica
ad una lampada
da campeggio
commerciale
per sostituire
la lampada
ad incandescenza
con una più
efficiente a LED
della quale
è possibile variare
anche il grado
di luminosità

unità da campeggio utilizzata,
 è alimentata da una batteria da
 12V 12 Amp/ora.

L'unità è formata da:

- 12V 12 Amp/ora
- 240V powered battery charger
- uno strumento per la misura dei 12V
- una lampada ad incandescenza
- una presa a 12V per alimentare dispositivi esterni due morsetti per collegarlo alla batteria dell'auto Questo sistema viene utilizzato per alimentare dispositivi a 12V (lettori DVD, ecc.), come luce d'emergenza e come start per l'auto. La lampada

ad incandescenza da 8W non è molto luminosa e consuma troppo. L'idea, dunque è quella di sostituirla con una lampada a LED pilotata da una scheda a microcontrollore che ne regola la luminosità. La lampada originale da 8W è stata sostituita con 9 LED bianchi da 20.000 mCandele a 20mA.

Questa lampada a LED fornisce una qualità di luce migliore consumando da un minimo di 15mA ad un massimo di 60mA a 12V.

Questo significa che pilotando i LED con 15 mA si ha una potenza pari a:  $P = V \times I = 12 \times 0,015 = 0,18W$ .

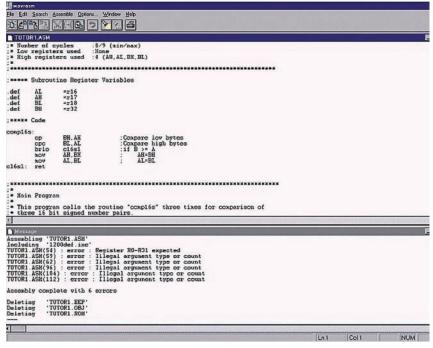


Figura 4: AVR assembler









pilotando i LED con 60mA si ha invece:  $P = 12 \times 0.06 = 0.72W$ 

#### Il microcontrollore usato

Il microcontrollore utilizzato è l' 8 pin Atmel Tiny15, che ha le seguenti caratteristiche:

- 1K flash (program) memory
- 32 registri usabili come RAM
- 64 bytes EEPROM
- 4 canali a 10 bit ADC
- fino a 6 linee I/O
- oscillatore interno a 1.6MHz

#### Scheda LED

Il circuito ha 9 LED pilotati in serie a gruppi di 3. Con una tensione di accensione di circa 3.3V per LED dovremmo usare circa 9.9V uper accendere ogni gruppo di 3. Per limitare la corrente a 20 mA per ogni gruppo di LED è stata messa una resistenza in serie.

Usando una resistenza da 100 Ohm sulla scheda micro, tenendo conto della resistenza del BSN254A E FET (5 Ohm), abbiamo 105 totali in serie ad ogni gruppo.

#### Scheda di controllo

La scheda di controllo utilizza una Tiny15 alimentato da un 78L05, questo regolatore eroga 100mA a 5V (i LED sono pilotati direttamente dai FET e non dal 78L05).

Il tiny15 controlla ogni gruppo di LED tramite I segnali della porta PORTB pilotando il gate dei FET:

- PB0 – LED gruppo 1 (FET Q1);



Figura 15.5: unità da campeggio power start.

- PB1 LED gruppo2 (FET Q2);
- PB2 LED gruppo 3 (FET Q3). Ognuno di questi segnali piloterà un FET (Q1 to Q3) che controllerà l'accensione di ogni gruppo di LED.

Quando il segnale della PORTB è LOW, il gruppo di LED sarà spento. Quando il segnale della PORTB sarà

Segue a pagina 60

| LUMINOSITÀ | CORRENTE CONSUMATA | LED GRUPPO 1 | LED GRUPPO 2 | LED GRUPPO 3 |
|------------|--------------------|--------------|--------------|--------------|
| 1          | 14.3 mA            | on 33%       | off          | off          |
| 2          | 20.4 mA            | on 66%       | off          | off          |
| 3          | 26.7 mA            | on 100%      | off          | off          |
| 4          | 32.4 mA            | on 100%      | on 33%       | off          |
| 5          | 38.2 mA            | on 100%      | on 66%       | off          |
| 6          | 44.2 mA            | on 100%      | on 100%      | off          |
| 7          | 49.6 mA            | on 100%      | on 100%      | on 33%       |
| 8          | 55.0 mA            | on 100%      | on 100%      | on 66%       |
| 9          | 60.76 mA           | on 100%      | on 100%      | on 100%      |

# AVR PROJECTS

```
; register definitions
.def status = R2
.def temp = R16
                        ; general temporary
                        ; register
                        ; used in TIMO_OVF
.def tempa = R17
.def tempb = R18
                        ; second temporary
                        ; general register
.def brightness = R19
                        ; 1 to 9
.def cycle_cnt = R20
                       ; 1 to 3
.def del_cnt = R21
                       ; dec'd in TIMO_OVF
.equ CYCLE = 3
                        ; 1 to 3
.equ MAX = 10
                        ; Brightness
.equ FREQ = 0xAD
                       ; 3.3333mSec
.equ SWITCH = 3
                       ; PB3
.cseg
Reset handler
.org $0000
rjmp STARTUP
; INTO
 reti
; Pin Change
reti
; Timer1 Compare
reti
;Timer 1 Overflow
reti
;TimerO overflow handler
rjmp TIMO_OVF
; Eprom ready
 reti
;Analogue Compare
 reti
```

```
; ADC Conversion
; TIMERO Overflow Interrupt
; dec cycle_cnt and del_cnt till zero
TIMO_OVF:
 in status, SREG
                        ; save the status
                        ; register at entry
 ldi tempa,FREQ
  out TCNT0, tempa
                        ; restart TIMERO
; if del_cnt is non-zero, dec till 0
  tst del_cnt
                       ; is del_cnt non-zero?
  breq TIM_O1
                        ; no!
  dec del_cnt
                        ; yes so dec it
                        ; cycle_cnt goes
                        ; from 1 to 3
TIM_O1:
  inc cycle_cnt
                       ; inc cycle_cnt
  cpi cycle_cnt,CYCLE+1 ; wrap around?
  brne TIM_02
                        ; no!
  ldi cycle_cnt,1
                        ; yes! Reset to 1
TIM_02:
 out SREG, status
                       ; restore status
                        ; register at exit
  reti
; LED lookup table
LOOKUP:
0 \times 01, 0 \times 00, 0 \times 00, 0 \times 01, 0 \times 01, 0 \times 00, 0 \times 01, 0 \times 01, 0 \times 01, 0
; This is where we setup the ports
; and peripherals
```



```
STARTUP:
; PB0,PB1,PB2 are outputs
ldi temp,0x07
out DDRB, temp
; Pull-ups enabled PB3 for SW1
 ldi temp,0x08
 out PORTB, temp
; set up internal oscillator
 ldi temp,0x60
 out OSCCAL, temp
; CLK/64 3.333 mSec clock
 ldi temp,0x03
 out TCCR0, temp
 ldi temp,0
 out TCCR1, temp
; Timer 0 Overflow interrupts 3.3 mSec
 ldi temp,(1<<TOIE0)</pre>
 out TIMSK, temp
; set up timer0
ldi temp,FREQ
 out TCNT0, temp
; set up initisl variables
 ldi cycle_cnt,1
ldi brightness,1
  sei
                       ; enable interrupts
; This is where the program loops
A_LOOP:
  tst del_cnt
                       ; are we delaying?
  brne A_LOOP10
                        ; yes!
                         ; So no switch checking!
  sbic PINB, SWITCH
                        ; no! Is button
                        ; pressed?
  rjmp A_LOOP10
                        ; no!
  inc brightness
                        ; yes! So inc brightness
  ldi del_cnt,100
                       ; don't check button
                        ; for 330 mSec
  cpi brightness,MAX
                       ; wrap around?
```

```
brne A_LOOP10
                        ; no!
  ldi brightness,1
                        ; yes!
; We will set the pointer to the start of the
; appropriate '1 of 3' byte patterns
; in the table LOOKUP. Then we will add the
; cycle_cnt number to the pointer
; to point to the appropriate display pattern.
A_LOOP10:
 ldi ZH, high(LOOKUP<<1) ; Initialize Z</pre>
                        ; pointer to LOOKUP
  ldi ZL, low(LOOKUP<<1)</pre>
  mov temp, brightness
A_LOOP12:
  dec temp
                        ; allow for 1 origin
  breq A_LOOP15
                        ; if eq 0 1st time
                        ; then at start of table
  ldi tempb,3
                         ; else add 3
    ; (next brightness level)
  add ZL,tempb
  rjmp A_LOOP12
                        ; back for more
A_LOOP15:
  add temp,cycle_cnt ; offset to cycle_cnt byte
  dec temp
                      ; allow for 1 origin
                       ; now pointing at
  add ZL,temp
                       ; LED pattern
                       ; R0 has LED pattern
  1pm
  ldi temp,0x08
  or R0, temp
                       ; make sure SWITCH
                       ; pullup is high
  out PORTB,R0
                      ; O/P LED state
  rjmp A_LOOPListato 1
rem Utilizzo dei pesi
rem per ottenere 3,3 Volt
program dac
portb=0
                      'Azzera portb
trisb=0
                      'definisce PORTB in output
portb=171
                       'Imposta la PORTB con i
    'bit utili per ottenere 3,3V
    'oppure 10101011 in binario
end.
```



| PRESSIONE PULSANTE       | LED GRUPPO 1 | LED GRUPPO 2 | LED GRUPPO 3 |
|--------------------------|--------------|--------------|--------------|
| All'accensione (default) | 33%          | 0%           | 0%           |
| 1                        | 66%          | 0%           | 0%           |
| 2                        | 100%         | 0%           | 0%           |
| 3                        | 100%         | 33%          | 0%           |
| 4                        | 100%         | 66%          | 0%           |
| 5                        | 100%         | 100%         | 0%           |
| 6                        | 100%         | 100%         | 33%          |
| 7                        | 100%         | 100%         | 66%          |
| 8                        | 100%         | 100%         | 100%         |
| 9                        | 33%          | 0%           | 0%           |

HIGH il gruppo di LED sarà acceso. Il pulsante normalmente aperto sarà collegato tra GND e PB3. La capacità del Tiny15 di collegare un pull-up resistor (via software) ai 5V servirà per capire quando il pulsante verrà premuto.

La **tabella 1** mostra l'assorbimento di corrente dalla batteria a 12V per i 9 diversi livelli di luminosità disponibili (tenete presente che il microcontrollore usa circa 6 o 7 mA a 5V).

### Assemblaggio e test

Il progetto è formato da tre parti da montare all'interno della lampada:

- 1) la scheda LED;
- 2) la scheda microcontrollore;
- 3) il pulsante.

Si sostituisce la lampada ad incandescenza con quella a LED, si collega la scheda microcontrollore alla lampada LED ed alla batteria e si collega uno dei contatti del pulsante a massa. Dopo aver assemblato il tutto possiamo accendere l'unità ed iniziare con il test. Premendo la prima volta il pulsante della lampada (quello verde) I LED si accenderanno al livello 1 di luminosità (33% del tempo accesi).

Con questo basso livello di consumo si può lasciare accesa la lampada anche tutta la notte utilizzandola come lamdada di servizio.

Ogni volta che premo il pulsante la luminosità aumenterà di livello.

Quando arriveremo al livello 9, la lu-

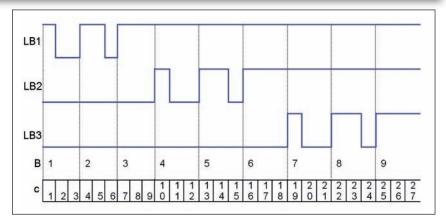
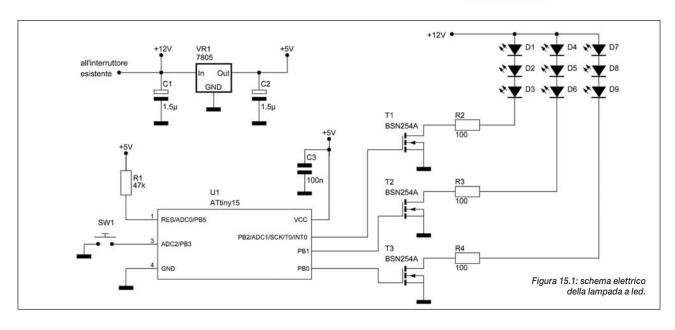


Figura 15.2: cicli di luminosità minimo e massimo.



Figura 15.6: lampada a LED.





| LISTA       | COMPONENTI                          |           |                          |     |            |
|-------------|-------------------------------------|-----------|--------------------------|-----|------------|
| C1          | = 1.5μ                              | R2        | = 100                    | T2  | = BSN254A  |
| C2          | = 1.5μ                              | R3        | = 100                    | Т3  | = BSN254A  |
| C3<br>D1-D9 | = 100n<br>= LED 20.000mCandela 20mA | R4<br>SW1 | = 100<br>= pulsante n.a. | U1  | = ATtiny15 |
| R1          | = 47k                               | T1        | = BSN254A                | VR1 | = 7805     |

minosità sarà sufficiente per leggere un libro, con maggior efficienza rispetto all'originale. Si può lasciare il sistema acceso per 4 giorni a piena potenza (massima luminosità) senza problemi.

#### Descrizione del programma

Il programma è scritto in AVR assembler usando AVR studio versione 4.13. I vettori di Interrupt sono definiti all'inizio del codice. Ci sono solo due vettori utilizzati:

STARTUP and TIMO\_OVF, ma per sicurezza tutti i vettori sono stati definiti con le opportune RETI.

Il Timer0 overflow interrupt TIMO\_OVF è stato impostato per lanciare un interrupt ogni 3.3333 mSec che si occuperà di:

- decrementare delay\_cnt fino a zero
- incrementare cycle\_cnt (da 1 a 3) La pressione del pulsante SW1 incrementerà il valore della variabile brightness in un range che va da 1 (minimum light) a 9 (maximum light). Quando il pulsante viene premuto velocemente

Figura 15.7: particolare del montaggio.



la variabile brightness verrà incrementata e viene impostato un tempo di ritardo (333.33 mSec di ritardo settando delay\_cnt a 100) prima di riconoscere una nuova pressione del tasto per evitare problemi di rimbalzo. Un ciclo completo di accensione per i gruppi di LED occupa 3 cicli di 3.3333 mSEC, così un ciclo completo per la lampada LED è di circa 10 mS. Questo permette di avere un ciclo di refresh di circa 100Hz per ogni gruppo di LED che evita di vedere sfarfallamenti. La tabella LOOKUP contiene le im-

La tabella LOOKUP contiene le impostazioni per ogni gruppo di LED per

i 9 livelli di luminosità. A\_LOOP usa le variabili brightness e cycle\_count per caricare i valori appropriati per ogni gruppo di LED e portarli all'uscita PORTB. Come si vede in **tabella 2**, ogni valore di luminosità B controllerà ogni gruppo di LED (LB1 to LB3) a occuperà 3 cicli C di 3.3333 mSec per ogni livello di luminosità.

La **figura 15.2** mostra le forme d'onda risultatanti dal pilotaggio dei 3 gruppi di LED (LB1 to LB3) dopo le varie pressioni del pulsante con la conseguente variazione di luminosità B.



# AVR TOUCHSCREEN

Gestire
un display grafico
touchscreen
con un
ATmega16.
L'hardware
ed il software

possibile dotare qualunque display grafico della funzionalità touch-screen semplicemente aggiungendo al display una menbrana touch. Esistono diversi tipi di membrane. La più semplice è quella resistiva costituita da due fogli trasparenti X e Y disposti a formare una struttura a sandwitch all'interno della quale si trova uno strato resistivo. Ai lati dei due fogli sono praticate delle metallizzazioni che fanno capo ai terminali di uscita (figura 16.1). Il processo mediante il quale si risale alle coordinate del punto in cui viene effettuata la pressione sulla membrana può essere riassunto in due passi principali. Il primo passo è la determinazione della coordinata X mentre il secondo passo consiste nella determinazione della coordinata Y. Per la determinazione della coordinata X si pone a massa il contatto di sinistra della membrana X e si collega al positivo di alimentazione il contatto di destra. Si ottiene quindi un partitore resistivo il cui rapporto di partizione dipende dal punto che viene premuto. La tensione di uscita viene letta sul terminale Bottom della membrana Y e può assumere valori compresi tra 0 e +Vcc. Più il punto di pressione è vicino al contatto di sinistra della membrana X più la tensione di uscita si avvicina allo zero. Per la determinazione della coordinata Y il procedimento è analogo: si collegano i contatti Top e Bottom della membrana Y rispettivamente a +Vcc e massa e si legge la tensione di uscita dal terminale di sinistra della membrana X.

Per gestire un touchscreen con un microcontrollore (nel nostro caso un ATmega16) è necessario un semplice hardware per la gestione dei contatti

segue a pagina 65

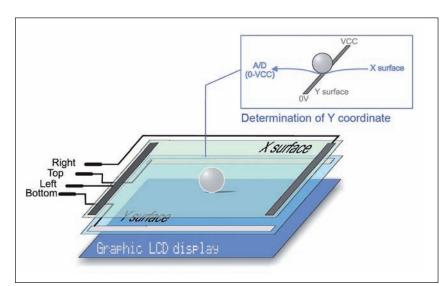


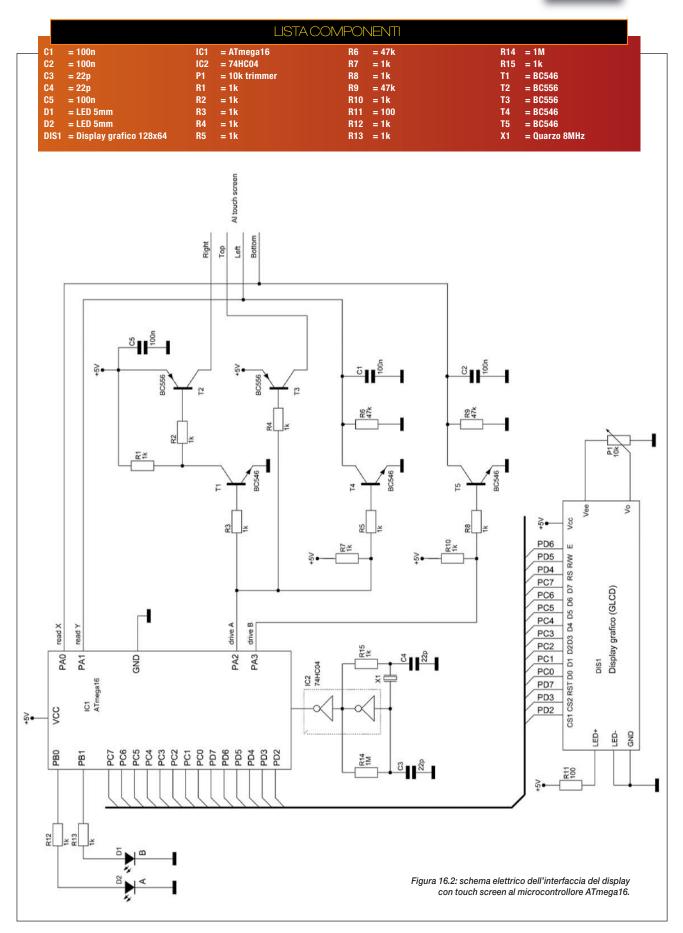
Figura 16.1: il principio di funzionamento di un touch screen resistivo e la determinazione della coordinata Y.









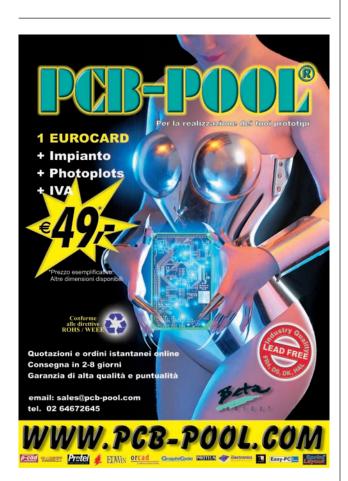


```
LISTATO 1
char GLCD DataPort at PORTC; char GLCD DataPort Direction at DDRC;
sbit GLCD_CS1 at PORTD.B2; sbit GLCD_CS1_Direction at DDRD.B2; sbit GLCD_CS2 at PORTD.B3; sbit GLCD_CS2_Direction at DDRD.B3;
sbit GLCD_RS at PORTD.B4; sbit GLCD_RS_Direction at DDRD.B4;
sbit GLCD RW at PORTD.B5; sbit GLCD RW Direction at DDRD.B5;
sbit GLCD_EN at PORTD.B6; sbit GLCD_EN_Direction at DDRD.B6; sbit GLCD_RST at PORTD.B7; sbit GLCD_RST_Direction at DDRD.B7; // End Glcd module connections
sbit DRIVE_A at PORTA.B2; sbit DRIVE_A_Direction at DDRA.B2; // Touch Panel module connections sbit DRIVE_B at PORTA.B3; sbit DRIVE_B_Direction at DDRA.B3; // End Touch Panel module connections
long x_coord, y_coord, x_coord128, y_coord64; // scaled x-y position
unsigned int GetX() { //reading X DRIVE_A = 1; // DRIVEA = 1 (LEFT drive on, RIGHT drive on, TOP drive off)
         DRIVE_B = 0; // DRIVEB = 0 (BOTTOM drive off )
         Delay_ms(5);
         return ADC_Read(0); // READ-X (BOTTOM)
}
unsigned int GetY() { //reading Y
         DRIVE\_A = 0; // DRIVEA = 0 (LEFT drive off , RIGHT drive off , TOP drive on)
         DRIVE_B = 1; // DRIVEB = 1 (BOTTOM drive on)
         Delay ms(5);
         return ADC_Read(1); // READ-X (LEFT)
}
void main() {
         DRIVE_A_Direction = 1; // Set DRIVE_A pin as output
         DRIVE_B_Direction = 1; // Set DRIVE_B pin as output
         PORTB.B0 = 0;
         DDRB.B0 = 1; // Set PB0 pin as output (Default value 0)
         PORTB.B1 = 0;
         DDRB.B1 = 1; // Set PB1 pin as output (Default value 0)
         Glcd_Init(); // Initialize GLCD
Glcd_Fill(0); // Clear GLCD
         Glcd_Set_Font(font5x7, 5, 7, 32); // Choose font,
         Glcd_Fill(0);
         Glcd_Write_Text("Touchscreen EXAMPLE",10,0,1);
         Glcd_Write_Text("MIKROELEKTRONIKA",17,7,1);
         Glcd_Rectangle(8,16,60,48,1); //Display Buttons on GLCD:
         Glcd_Rectangle(68,16,120,48,1);
         Glcd_Box(10,18,58,46,1);
         Glcd_Box(70,18,118,46,1);
         Glcd_Write_Text("BUTTON1",14,3,0);
         Glcd_Write_Text("PB0 OFF",14,4,0);
         Glcd_Write_Text("BUTTON2",74,3,0);
         Glcd_Write_Text("PB1 OFF",74,4,0);
         while (1) { // read X-Y and convert it to 128x64 space
                  x_coord = GetX();
y_coord = GetY();
                  x_{coord128} = (x_{coord} * 128) / 1024;
                  y_coord64 = 64 -((y_coord *64) / 1024);
                   //if BUTTON1 is selected
                  if ((x_coord128 >= 10) && (x_coord128 <= 58) && (y_coord64 >= 18) && (y_coord64 <= 46)) {
                           if(PORTB.B0 == 0) {
                                    PORTB.B0 = 1;
                                     Glcd_Write_Text("PB0 ON ",14,4,0);
                            else {
                                     PORTB.B0 = 0;
                                     Glcd_Write_Text("PB0 OFF",14,4,0);
                   //if BUTTON2 is selected
                  if ((x_coord128 >= 70) && (x_coord128 <= 118) && (y_coord64 >= 18) && (y_coord64 <= 46)) {
                            if(PORTB.B1 == 0) {
                                     PORTB.B1 = 1;
                                     Glcd_Write_Text("PB1 ON ",74,4,0);
                                     PORTB.B1 = 0;
                                     Glcd_Write_Text("PB1 OFF",74,4,0);
                  Delay_ms(100);
       }
}
```



della membrana touch in accordo a quanto appena descritto. Lo schema di riferimento è quello di **figura 16.2**. Il contatto Bottom della faccia Y ed il contatto Sinistra della faccia X sono connessi agli ingressi del convertitore AD e le coordinate X ed Y vengono determinate leggendo la tensione a questi due terminali.

Dal punto di vista del software è necessario dapprima costruire un menu per l'interfaccia utente, applicare le tensioni ai contatti della membrana touch, quindi leggere le tensioni di uscita per determinare quale sia la zona premuta dall'utente. Una volta determinate le coordinate è possibile decidere quale azione intraprendere in base alla scelta effettuata dall'utente. Come esempio pratico si può far riferimento al listato 1 il quale descrive come portare a livello alto o livello basso due pin del micro (collegati a due led A e B) a seconda del pulsante premuto sullo schermo del display.



| CONTI CODDENIT DOCTALL Discussed Il Vancano anto  |                         | TO THE STATE OF TH |  |                     |
|---|-------------------------|--|--|---------------------|
| COINTI CORREINTI FOSTALI - RICEVOID DI VERSOMETTO   | banco <b>Posta</b>      | COINTI CORREINTI POSTALI - RICEVUTA AI ACCREATA  | Accredito  | Darico <b>Fosta</b> |
| Sul 70107552 di Euro  |                         | (a) sul C/C n. 70107552  | di Euro  |                     |
| importo in lettere INWARE EDIZIONI SRL  |                         | INWARE EDIZIONI SRL  | importo in leftere   |                     |
|   |                         | CAUSALE  |  |                     |
| ESEGUITO DA:  |                         |  | ESEGUITO DA:-  | 11.04.2000          |
| VIA - PIAZZA  |                         |  | VIA - PIAZZA   | 5001 ≥ DE           |
| CAP LOCALITÀ  |                         | <u>"</u>   | CAP LOCALITÀ   | T. DB/SISB/E        |
| A V V E B T E M Z E  Subject to the support of the | BOLLO DELL'UFF. POSTALE | BOLLO DELL'UFF POSTALE<br>codice bancapasia  | IMPORTANTE: NON SCRIVERE NELLA ZONA SOTTOSTANTE importo in euro numero conto | PI                  |
|   |                         |  | 7010   | 70107552 < 451>     |



### DIRETTORE RESPONSABILE

Antonio Cirella

#### **DIRETTORE TECNICO**

Maurizio Del Corso

#### **Comitato Scientifico**

Simone Masoni (Microtest), Francesco Picchi (Microtest), Massimo Rovini (Università degli Studi di Pisa), Tiziano Galizia (Tigal), Claudio Turchetti (Università Politecnica delle Marche).

#### Segreteria di redazione

Fabiana Rosella

#### Art Director

Patrizia Villa

#### Direzione Redazione Pubblicitá International

#### International Advertisement

INWARE Edizioni srl
Via Cadorna, 27/31
20032 Cormano (MI)
Tel. 02.66504755
Fax 02.66508225
info@inwaredizioni.it
www.inwaredizioni.it
Redazione: fe@inwaredizioni.it.

#### Stampa

Tiber S.p.a. Via della Volta, 179 25124 Brescia (Italy)

#### Distribuzione

Parrini & C. S.p.a. Viale Forlanini, 23 20134 Milano

#### Ufficio Abbonamenti

INWARE Edizioni srl
Via Cadorna, 27/31
20032 Cormano (MI)
Per informazioni, sottoscrizione
o rinnovo dell'abbonamento:
abbonamenti@inwaredizioni.it
Tel. 02.66504755
Fax. 02.66508225
L'ufficio abbonamenti è disponibile telefonicamente dal lunedì al venerdì dalle 14,30 alle
17,30.

Tel. 02.66504755 Fax 02.66508225 Abbonamento per l'Italia:

#### € 49,50

Abbonamento per l'estero:

#### € 115,00

Gli arretrati potranno essere richiesti, per iscritto, a € 9,00 oltre le spese di spedizione

#### Autorizzazione alla pubblicazione

Tribunale di Milano n. 601 del 10/10/2008

#### © Copyright

Tutti i diritti di riproduzione o di traduzione degli articoli pubblicati sono riservati. Manoscritti, disegni e fotografie sono di proprietà di Inware Edizioni srl. È vietata la riproduzione anche parziale degli articoli salvo espressa autorizzazione scritta dell'editore. I contenuti pubblicitari sono riportati senza responsabilità, a puro titolo informativo.

#### Privacy

Nel caso la rivista sia pervenuta in abbonamento o in omaggio. si rende noto che i dati in nostro possesso sono impiegati nel pieno rispetto del D.Lgs. 196/2003. I dati trasmessi a mezzo cartoline o questionari presenti nella rivista, potranno venire utilizzati per indagini di mercato, proposte commerciali, o l'inoltro di altri prodotti editoriali a scopo di saggio. L'interessato potrà avvalersi dei diritti previsti dalla succitata legge. In conformità a quanto disposto dal Codice di deontologia relativo al Trattamento di dati personali art. 2, comma 2, si comunica che presso la nostra sede di Cormano Via Cadorna 27, esiste una banca dati di uso redazionale. Gli interessati potranno esercitare i diritti previsti dal D.Lgs. 196/2003 contattando il Responsabile del Trattamento Inware Edizioni Srl (info@inwaredizioni.it).

### Collaborare con FARE ELETTRONICA

Le richieste di collaborazione vanno indirizzate all'attenzione di Maurizio Del Corso (m. delcorso@inwaredizioni.it) e accompagnate, se possibile, da una breve descrizione delle vostre competenze tecniche e/o editoriali, oltre che da un elenco degli argomenti e/o progetti che desiderate proporre.

# AVVERTENZE

Il Bollettino deve essere compilato in ogni sua parte (con inchiostro nero o blu) e non deve recare abrasioni, correzioni o cancellature.

La causale è obbligatoria per i versamenti a favore delle Pubbliche Amministrazioni

Le informazioni richieste vanno riportate in modo identico in ciascuna

delle parti di cui si compone il bollettino.



# EasyAVR® with on-board

### In-Circuit USB2.0 programmer



EasyAVR®5A is a world-class tool that enables immediate prototype design. Thanks to many new features of this development tool, you can start creating your great devices immediately. **EasyAVR**\*5A supports 8-, 14-, 20-, 28- and 40- pin AVR\* microcontrollers (it comes with the ATMEGA16). Examples in **C**, **BASIC** and **Pascal** language are provided with the board. EasyAVR\*5A comes with the following printed documentation: EasyAVR\*5A Manual, AVR\*prog2 Manual and Installing USB Driver Manual.



Evolving product features and modern input design require the use of touch screens. The Touch screen controller with connector available on EasyAVR®5A is a display overlay with the ability to display and receive information on the same display. It allows a display to be used as an input device. Touch screens are popular work very well.

#### COMPILERS for AVR® microcontrollers mikroBasic, mikroPascal and mikroC PRO compiler for AVR®

Supporting an impressive range of AVR® microcontrollers, an easy-to use IDE, hundreds of ready-to-use functions and many integrated tools make compilers one of the best choices on the market today. Compilers offer a a set of libraries which simplify the initialization and use of AVR® MCU and its

- ADC Library CANSPI Library
- Compact Flash Library
- EEPROM Library
- Flash Memory Library
- Graphic LCD Library
- Keypad Library - LCD Library
- Manchester Code Library
- Multi Media Card library
- OneWire Library
- Port Expander Library - PS/2 Library
- PWM Library
- PWM 16 bit Library
- RS-485 Library
- Software I2C Library
   Software SPI Library
- Software UART Library Sound Library
- SPI Library - SPI Ethernet Library
- TWI Library
- UART Library - Button Library
- Conversions Library
- Sprint Library - SPI GI CD Library
- SPI LCD Library
- SPLLCD8 Library - SPI T6963C GLCD Library
- T6963C Graphic LCD Library
  - Time Library and many more.

### **BIGAVR®2 Development Board**

Complete Hardware and Software solution with on-board USB 2.0 programmer



Following the tradition of its predecessor BIGAVR® as one of the best AVR® development systems on the market, the BIGAVR®2 provides newly revised features for the same price. System supports the latest (64) and 100-pin AVR® microcontrollers (it is delivered with ATMEGA128). Many of these ready to go made examples in C, BASIC and Pascal language guarantee successful use of the system. A Touch screen controller with connector is available onboard. This development board has an on-board ultra fast USB 2.0 programmer and integrated connectors for MMC/SD memory cards, 2 x RS232 port, PS/2 connector, LCD (GLCD) support etc.

#### **Uni-DS 3 Development Board**

Universal Hardware and Software solution with on-board USB 2.0 programmer



Thanks to many features UNI-DS3 is the world's easiest to use development board for different types of microcontrollers. The system supports PIC\*, dsPIC\*, AVR\*, 8051, ARM and PSoC\* microcontrollers with large number of peripherals. In order to continue working with different chip in the same development environment, you just need to swich a card. You can choose between USB or External Power supply. Each MCU card has its own USB 2.0 programmer!

mikroElektronika manufactures competitive development systems. We deliver our products across the globe and our satisfied customers are the best guarantee of our first-rate service. The company is an official consultant on the PIC® in the industry, where standard company is an official consultant on the PIC® inputs such as switches do not company. We are also an official consultant and third party company. We are also an official consultant and third party partner of Cypress Semiconductors® since 2002 and official consultant of NXP® (former PHILIPS®) company as

well. All our products are RoHS compilant.









### AVRprog2



an ultra fast USE programmer for the

AVR\*prog2 programs microcontroller externally the entire memo able for the programs

All of our products are

On-line secure ordering provides fast and safe way of buying our produ

All trade and/or services marks mentioned are the property of their respective

Distributor for Italy: http://www.elettroshop.com/

Please visit our website for more info http://www.mikroe.com

### Abbatti i tuoi consumi con picoPower™!



## La scelta migliore tra i microcontrollori a basso consumo



Prestazioni e consumi sono sempre stati gli elementi chiave dello sviluppo dei microcontrollori AVR®. Con la crescente diffusione di applicazioni alimentate a batteria o tramite linee di segnali, il consumo elettrico diventa un criterio di selezione più importante che mai

Per soddisfare le richieste di microcontrollori moderni, Atmel® ha messo insieme nella tecnologia picoPower più di dieci anni di ricerca nel campo della riduzione dei consumi.

picoPower consente ai micro tinyAVR®, megaAVR® e XMEGA<sup>TM</sup> di raggiungere il più basso consumo del settore. Perché accontentarti di microamps quando puoi avere dei nanoamps? Grazie ai micro Atmel, i progettisti riescono a realizzare sistemi embedded che consumano solo 650nA con l'orologio RTC attivo e 100 nA in sleep mode. Insieme a molte altre tecniche innovative, i micro picoPower ti aiutano a ridurre il consumo delle tue applicazioni, senza compromessi sulle prestazioni!

Visita il nostro sito web per capire come picoPower può aiutarti ad appiattire i consumi del tuo prossimo progetto. IN PIÙ potresti vincere un design kit AVR gratuito!

#### http://www.atmel.com/picopower/

